

产品3.0平台 - 错误 #3020

CP侧GPIO初始化以及使用部分与EVM T4, EVM T2 mapping关系修改

2025-03-26 15:50 - 宁 永明

状态:

已解决

优先级:

普通

指派给:

宁 永明

类别:

目标版本:

开始日期:

2025-03-26

计划完成日期:

% 完成:

100%

预期时间:

0.00 小时

耗时:

40.00 小时

描述

云志软通产品EVM T4和EVM T2基于evmy_tdd_EVB2.0.pdf原理图开发，修改GPIO如下所示

GPIO类型和序号	GPIO名称 (EVM T4)	GPIO名称 (EVM T2)	GPIO名称 (EVMY_TDD)	EVMY_TDD差异描述
CP_GPIOB0	RF_ORX1_CTRL(no used)	TX_DSA_CLK_1V8	RF_ORX1_CTRL	ORX (PA耦合回来) 接收通道开关
CP_GPIOB1	RF_ORX0_CTRL(no used)	TX_DSA_SER_1V8	RF_ORX0_CTRL	ORX (PA耦合回来) 接收通道开关
CP_GPIOB2	PA_RX_EN_1V8	PA_RX_EN_1V8	SWITCH_CAL_1	ORX和Sniffer切换控制
CP_GPIOB3	PA_TX_EN_1V8	PA_TX_EN_1V8	LNA_VPD	sniffer LNA使能

GPIO类型和序号	GPIO名称 (EVM T4)	GPIO名称 (EVM T2)	GPIO名称 (EVMY_TDD)	EVMY_TDD差异描述
CP_GPIOB26	RF_RX01_EN_N(no used)	TX3_DSA_LE_1V8	RF_RX01_EN_N	接收通道 LNA控制
CP_GPIOB27	RF_RX23_EN_N(no used)	TX0_DSA_LE_1V8	RF_RX23_EN_N	接收通道 LNA控制

CP侧原思朗使用部分CP_GPIOB0, CP_GPIOB1, CP_GPIOB26, CP_GPIOB27应该去除来适配EVM T2, EVM T4的需求

历史记录

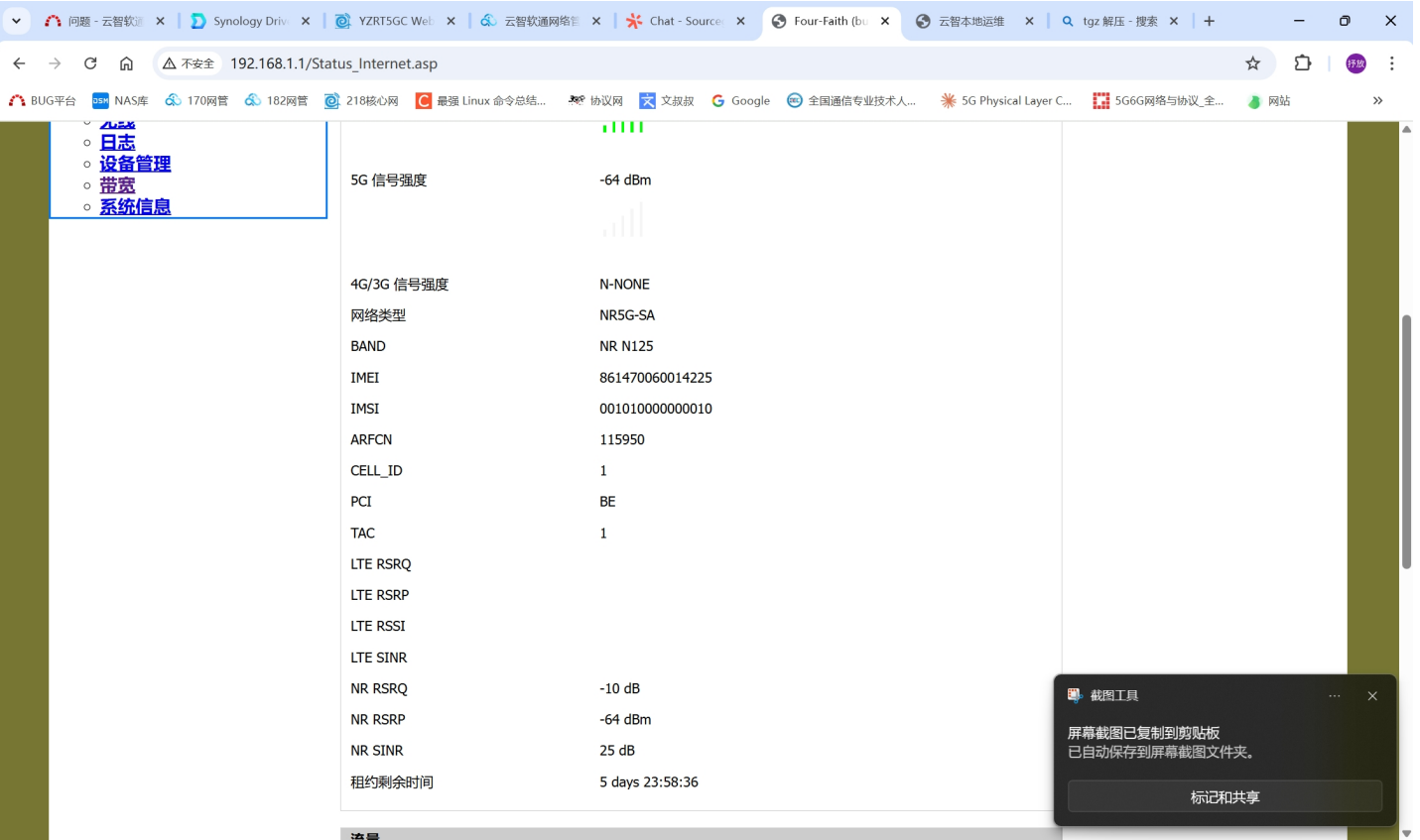
#1 - 2025-03-26 16:09 - 宁 永明

- 文件 3.0GPIO使用统计v1.1.xlsx 已添加

#2 - 2025-03-27 17:49 - 宁 永明

- 文件 ucp_trx_gpioCfg.json.tgz 已添加

- 文件 img_v3_02kp_13283f2d-44e8-422f-af81-f2a25bdff19g.jpg 已添加



shufang测试UE正常接入GNB 用ucp_trx_gpioCfg.json.tgz

#3 - 2025-03-31 11:23 - 宁永明

it's committed to rfic repo, master ad1a1fd [origin/master] [#3020](#): remove CPE DSA gpio pins in rfic gpio mapping to avoid CP control them, remove PA print of read/send buff

#4 - 2025-04-07 17:37 - 宁永明

- 状态 从 新建 变更为 已解决

- % 完成 从 0 变更为 100

文件

clipboard-202503251418-843cs.png	20.5 KB	2025-03-26	宁永明
clipboard-202503251423-c80ev.png	12.2 KB	2025-03-26	宁永明
3.0GPIO使用统计v1.1.xlsx	5.36 MB	2025-03-26	宁永明
ucp_trx_gpioCfg.json.tgz	430 Bytes	2025-03-27	宁永明
img_v3_02kp_13283f2d-44e8-422f-af81-f2a25bdf19g.jpg	387 KB	2025-03-27	宁永明