

2.0基站产品化测试 - 需求CR #3033

RU2.0 FPGA增加调测

2025-03-27 16:45 - 杨晋

状态:	已解决	开始日期:	2025-03-27
优先级:	普通	计划完成日期:	
指派给:	杨晋	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	PRU	CPU类型:	
目标解决问题版本:	Rel_2.1.17P		
描述			
RU2.0 FPGA增加调测			

历史记录

#1 - 2025-04-14 11:40 - 杨晋

- 状态从新建变更为进行中

#2 - 2025-04-14 11:40 - 杨晋

- 状态从进行中变更为已解决

版本已发布，测试OK