

eCPRI - 错误 #308

数字域环回样点偏移

2020-12-29 18:21 - 匿名用户

状态:	已关闭	开始日期:	2020-12-29
优先级:	普通	计划完成日期:	2021-01-14
指派给:		% 完成:	100%
类别:	FPGA	预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			
描述			
现象：数字域环回 样点滞后一个 现象：不进行make及softbin'编译，sys.log无法进行查看			

历史记录

#1 - 2021-01-04 15:44 - 杨晋

- 状态从新建变更为进行中

#2 - 2021-01-11 20:40 - 匿名用户

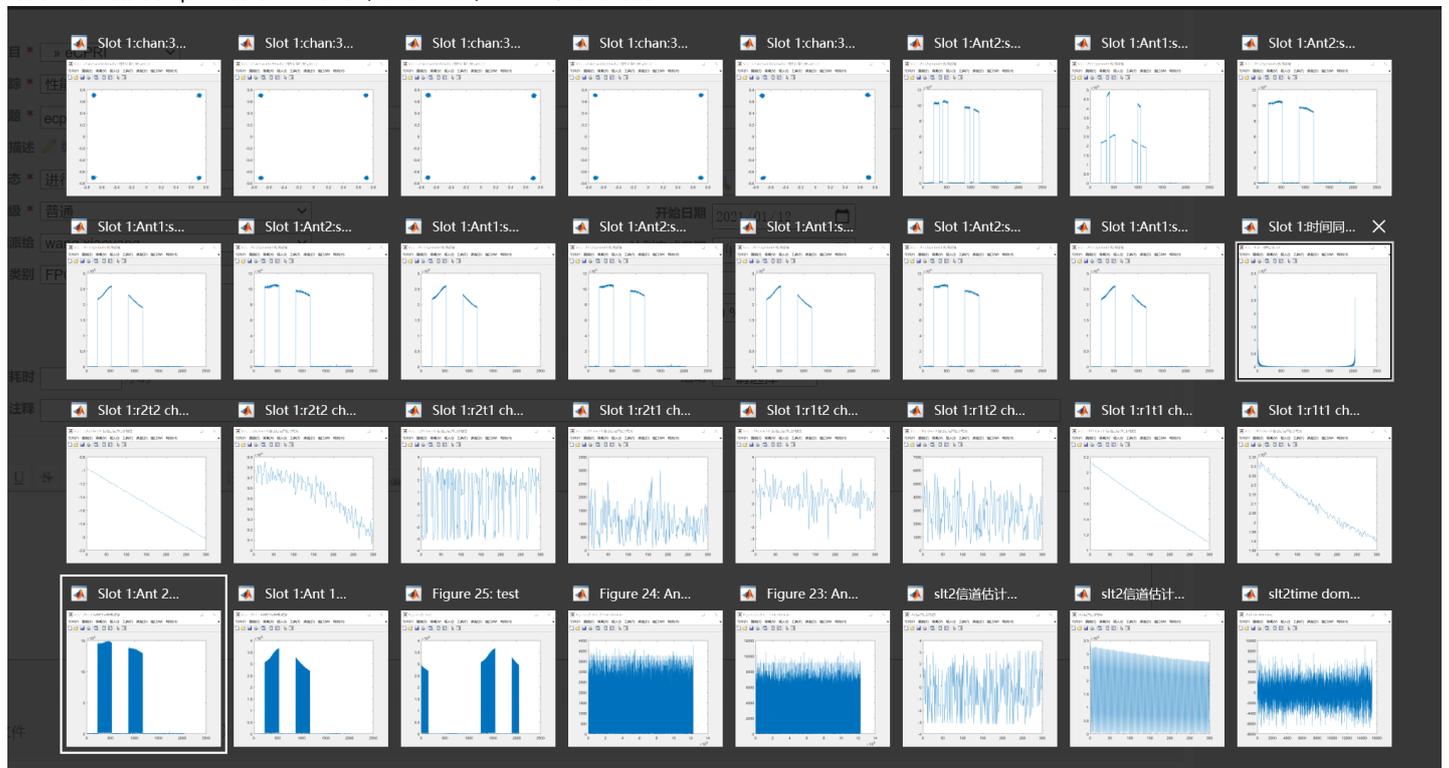
- 状态从进行中变更为挂起

- 指派给被设置为匿名用户

#3 - 2021-01-13 17:48 - 匿名用户

- 文件 正常波形.png 已添加

现象：使用修复ecpri tti后的du/ru版本，波形正常，matlab计算无时偏



操作：需要使用打桩进一步确认时偏

#4 - 2021-01-14 09:41 - 匿名用户

- 计划完成日期被设置为2021-01-14

- 类别被设置为FPGA

- % 完成 从 0 变更为 20

现象：

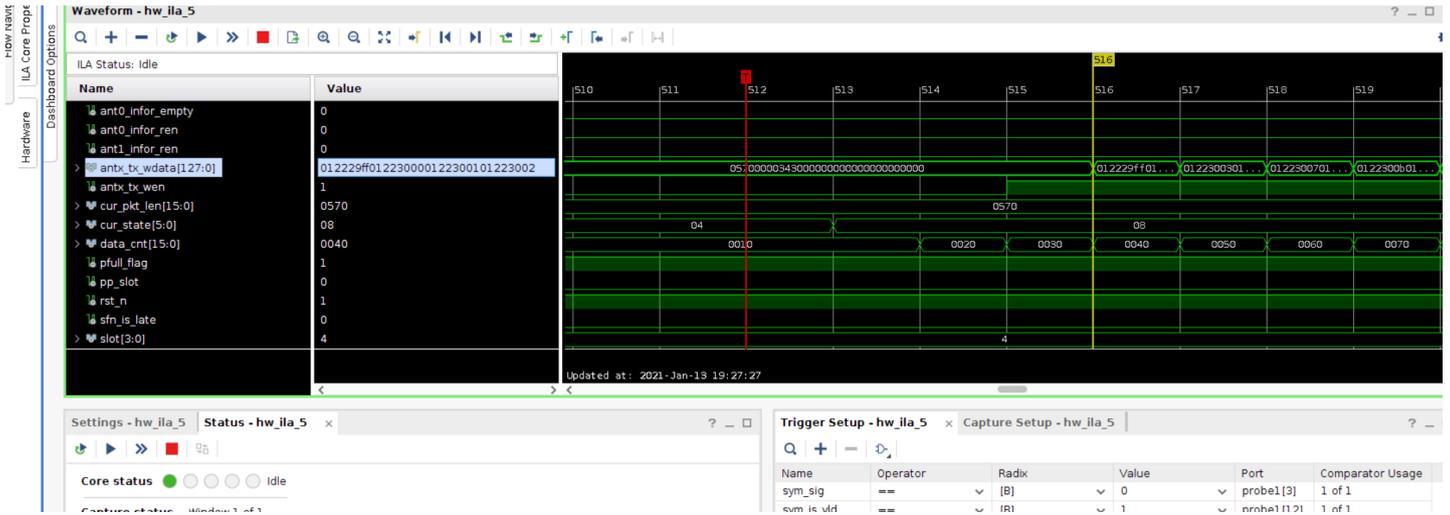
- 定位到数字域ru环回，发送比接收提前一个点
- @杨晋 定位ru的射频模块入口出口，点已经偏移
- 定位到du的ecpri下行入口、fh tx dis模块、ifft出口均已出现点的偏移

待进行ifft入口及dma dn_top 部分的采数定位

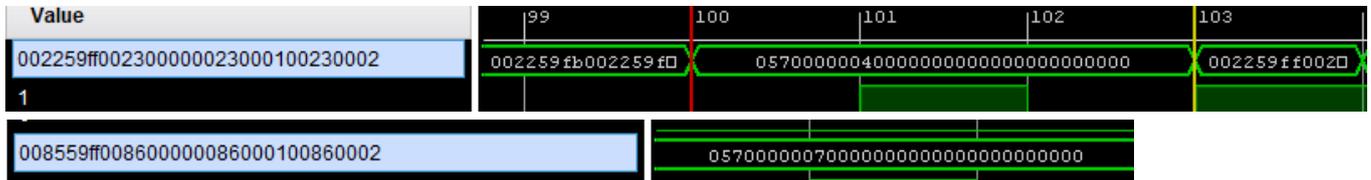
#5 - 2021-01-14 09:44 - 匿名用户

- 文件 ru射频模块采数.png 已添加
- 文件 ru射频模块采数2.png 已添加
- 文件 tx_antx_gather.png 已添加

收发采数对比：

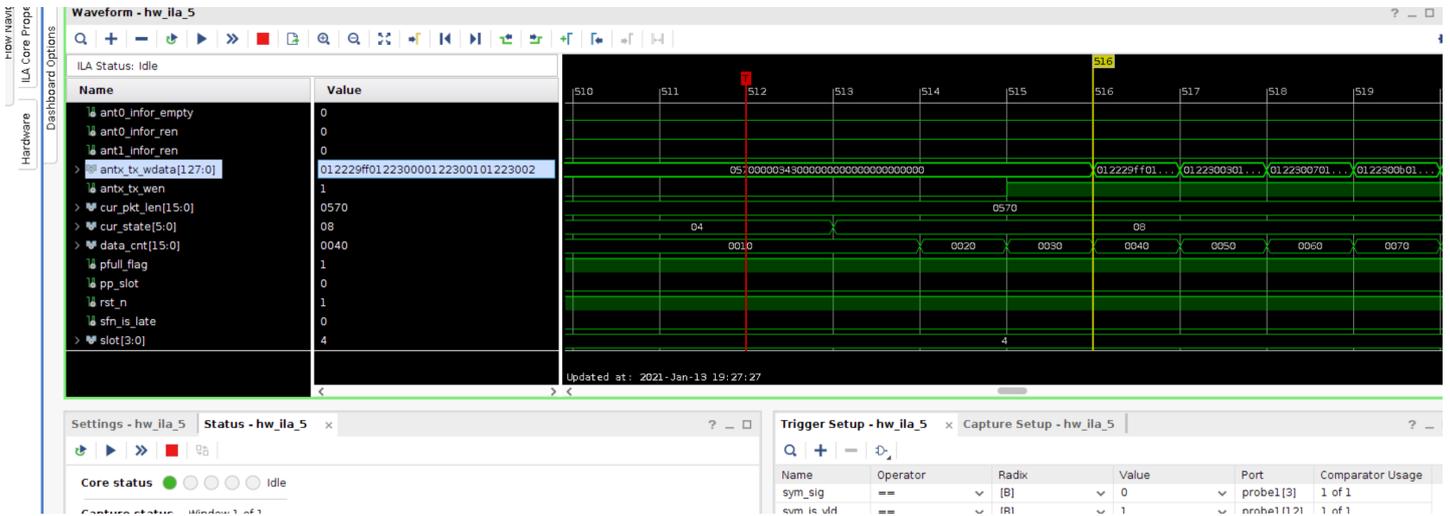


ru采数



#6 - 2021-01-14 09:45 - 匿名用户

收发采数对比：



ru采数

Value	99	100	101	102	103
002259ff002300000023000100230002	002259fb002259fd	05700000040000000000000000000000			002259ff002d
1					

008559ff008600000086000100860002	05700000070000000000000000000000
----------------------------------	----------------------------------

#7 - 2021-01-14 18:23 - 匿名用户

- 文件 样点修复.png 已添加
- 文件 xfft_dis入口.png 已添加
- % 完成 从 20 变更为 100

经过定位，是xfft的fifo未使用first word fall through模式，导致fh tx，将复位数据0当做第一个数据写入
如下图

settings - hw_lla_1 | Status - hw_lla_1 x | Trigger Setup - hw_lla_1 x | Capture Setup - hw_lla_1

上级fifo位置：xfft_top_u/tx_ifft_top_u/iffb_ip_ctrl_u/bk_fifo_8192x32b * 修复后的样点*

tx_data_main_0.dat		rx_data_main_1.dat	
1	00400000	1	01260000
2	00400001	2	01260001
3	00400002	3	01260002
4	00400003	4	01260003
5	00400004	5	01260004
6	00400005	6	01260005
7	00400006	7	01260006
8	00400007	8	01260007
9	00400008	9	01260008
10	00400009	10	01260009
11	0040000a	11	0126000a
12	0040000b	12	0126000b
13	0040000c	13	0126000c
14	0040000d	14	0126000d
15	0040000e	15	0126000e
16	0040000f	16	0126000f
17	00400010	17	01260010
18	00400011	18	01260011
19	00400012	19	01260012
20	00400013	20	01260013
21	00400014	21	01260014
22	00400015	22	01260015
23	00400016	23	01260016
24	00400017	24	01260017
25	00400018	25	01260018
26	00400019	26	01260019
27	0040001a	27	0126001a
		28	0126001b
		29	0126001c
		30	0126001d
		31	0126001e
		32	0126001f

#8 - 2021-01-14 19:14 - 匿名用户

经过定位，是xfft的fifo未使用first word fall through模式，导致fh tx，将复位数据0当做第一个数据写入

上级fifo位置：xfft_top_u/tx_ifft_top_u/iff_t_ctrl_u/bk_fifo_8192x32b * 修复后的样点*

tx_data_main_0.dat	rx_data_main_1.dat
1 00400000	1 01260000
2 00400001	2 01260001
3 00400002	3 01260002
4 00400003	4 01260003
5 00400004	5 01260004
6 00400005	6 01260005
7 00400006	7 01260006
8 00400007	8 01260007
9 00400008	9 01260008
10 00400009	10 01260009
11 0040000a	11 0126000a
12 0040000b	12 0126000b
13 0040000c	13 0126000c
14 0040000d	14 0126000d
15 0040000e	15 0126000e
16 0040000f	16 0126000f
17 00400010	17 01260010
18 00400011	18 01260011
19 00400012	19 01260012
20 00400013	20 01260013
21 00400014	21 01260014
22 00400015	22 01260015
23 00400016	23 01260016
24 00400017	24 01260017
25 00400018	25 01260018
26 00400019	26 01260019
27 0040001a	27 0126001a
28 0040001b	28 0126001b
29 0040001c	29 0126001c
30 0040001d	30 0126001d
31 0040001e	31 0126001e
32 0040001f	32 0126001f

LA Status: Idle

Name	Value
@@ts_1	1
@@time_buff_ffo_wen[1:0]	0
@@time_cur_state[2:0]	2
@@fft_buff_ffo_rdata[257:0]	000c1000700c1000600c1000500c1000400c1000300c1000200c1000100c10000
sfn	00c10002
len_dw	10001
@@tx_head_ffo_afull	0
@@tx_head_ffo_vdata[75:0]	00300c1000200c10001
sym	2
slot	0
efm	0
@@tx_head_ffo_wen	0
@@total_byte_len[19:0]	05000
len	2560

点0

Updated at: 2021-Jan-14 11:14:31

settings - hw_lla_1 Status - hw_lla_1 Trigger Setup - hw_lla_1 Capture Setup - hw_lla_1

#9 - 2021-01-18 11:23 - 匿名用户
- 状态从挂起 变更为 进行中

#10 - 2021-01-18 11:23 - 匿名用户

- 状态从 进行中 变更为 已解决

#11 - 2021-01-25 10:38 - 高峰

- 状态从 已解决 变更为 已关闭

文件

正常波形.png	254 KB	2021-01-13	匿名用户
ru射频模块采数.png	1.71 KB	2021-01-14	匿名用户
ru射频模块采数2.png	3.27 KB	2021-01-14	匿名用户
tx_antx_gather.png	253 KB	2021-01-14	匿名用户
样点修复.png	72.4 KB	2021-01-14	匿名用户
xfft_dis入口.png	67.7 KB	2021-01-14	匿名用户