

2025-04-17 14:32 - 申江欣

状态:	挂起	开始日期:	2025-04-17
优先级:	普通	计划完成日期:	
指派给:	梁佐庆	% 完成:	10%
类别:		预期时间:	30.00 小时
目标版本:		耗时:	20.00 小时
描述			
1.使用EVMT4板卡（gNB-1001）在正维测试ACLR指标时，发现数据源输出邻道有异常凸起，见图1；			
2.梁工反馈需要支持WOLA加窗，在数字域将邻道指标优化；			

历史记录

#1 - 2025-04-17 14:33 - 申江欣

- 状态从新建变更为进行中

#2 - 2025-04-17 14:33 - 申江欣

- 文件云智不带DPD的ACP.jpg已添加

#3 - 2025-04-17 15:32 - 梁佐庆

- % 完成从0变更为10

- 预期时间被设置为30.00小时

原因：不是wola算法本身的问题，而是处理流程问题。BTW：slot symbol0没有加窗。

#4 - 2025-06-17 19:24 - 梁佐庆

- 状态从进行中变更为挂起

文件

云智不带DPD的ACP.jpg	182 KB	2025-04-17	申江欣
-----------------	--------	------------	-----