

产品3.0平台 - 功能 #3180

PRU2.0（基于AD9025芯片）硬件平台CFR+DPD功能开发

2025-04-17 20:43 - 申 江欣

状态:	进行中	开始日期:	2025-04-17
优先级:	普通	计划完成日期:	
指派给:	梁 佐庆	% 完成:	10%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	10.00 小时
描述			
1.现有供应商海泰、军特提供的PRU2.0的各频段功放，已经支持DPD耦合链路；			
2.目前PRU2.0整机射频指标，如：EVM、ACLR，主要靠功放回退，无法满足256QAM调制要求（EVM < 3.5%）；			
3.目前军特4.9GHz Ru，不加DPD情况下，额定输出功率（43dBm）情况下，EVM大概在6~7%，对整机协议栈业务性能存在影响；			

历史记录

#1 - 2025-04-17 20:43 - 申 江欣

- 状态从 新建 变更为 进行中

#2 - 2025-04-17 20:43 - 申 江欣

- 描述 已更新。

#3 - 2025-04-18 15:44 - 梁 佐庆

- % 完成 从 0 变更为 10

接下来我们可以继续实验。