

B5G_UE - 错误 #3189

L1C 合一版本Dd PDC内存申请失败

2025-04-19 10:15 - 高峰

状态:	已解决	开始日期:	2025-04-19
优先级:	普通	计划完成日期:	
指派给:	葛 奇思	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
描述			

历史记录

#1 - 2025-04-19 10:20 - 葛 奇思

现象：打印dl_sync信道log，发现dl_sync信道已释放dm0内存，且打印使用前后DM0的尾部mem，发现没有踩到尾部mem，应该不是测量信道引起的PDC内存分配失败，正在寻找别的原因

#2 - 2025-04-19 15:50 - 葛 奇思

- 状态从 新建 变更为 已解决

问题原因：测量模块trigger DEOFDM2模块，DEOFDM2模块trigger PDCCH模块，由于目前DEOFDM2模块优先级比PDCCH模块优先级低，导致DEOFDM模块未跑完，PDCCH就已经开始运行，但是此时DM空间仍被DE OFDM2模块占用导致PDCCH的DM空间不足。
解决方案：提高DEOFDM2优先级，DEOFDM2跑完，PDCCH才能运行，目前未出现DM空间不足的问题。