

B5G_UE - 错误 #3193

L1C在slot18触发MSG5，基站侧解析CRC失败

2025-04-19 19:15 - 王 金伏

状态:	已解决	开始日期:	2025-04-19
优先级:	普通	计划完成日期:	
指派给:	王 金伏	% 完成:	100%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
描述			
L1C在slot18触发MSG5，基站侧解析CRC失败，在其他slot，比如slot7触发，则基站侧解析CRC正确。怀疑是L1C没有及时填写参数，就触发pusch任务，导致基站解析失败。			

历史记录

#1 - 2025-04-19 19:20 - 王 金伏

【问题描述】L1C在slot18触发MSG5，基站侧解析CRC失败；L1C在slot7多次触发MSG5，基站侧均解析CRC正确
【问题原因】L1C在slot18触发PUSCH，此时从基站看RB等参数已经改变，怀疑L1C在slot18没有及时填写参数，导致基站侧解析失败，待讨论修改。

#2 - 2025-04-19 19:20 - 王 金伏

- 状态 从 新建 变更为 进行中

#3 - 2025-04-21 19:23 - 王 金伏

- 状态 从 进行中 变更为 已解决

- % 完成 从 0 变更为 90

【问题描述】L1C在slot18触发MSG5，基站侧解析PUSCH CRC失败。
【问题原因】L1C在slot18触发MSG5，下发的K2=3值太小，基站在slot16发PDCCH，slot19就要收PUSCH，slot17处理PDCCH然后上报，slot18就要trigger_Pusch,没有时间填写参数，同时MAC层的处理时间不够。
【解决方案】基站DU侧同事修改K2值大于等于6，规避在slot18解析DCI同时触发pusch，基站解析错误情况，
【问题验证】在环境验证，连续6次，不会再出现在DCI在slot18解析同时出发PUSCH情况，之前slot18解析DCI的情况，DU修改K2值后提前到了slot12，基站侧查看msg5解析CRCOK。目前已经规避在slot18解析DCI同时触发pusch的情况。

#4 - 2025-04-22 09:30 - 王 金伏

- % 完成 从 90 变更为 100