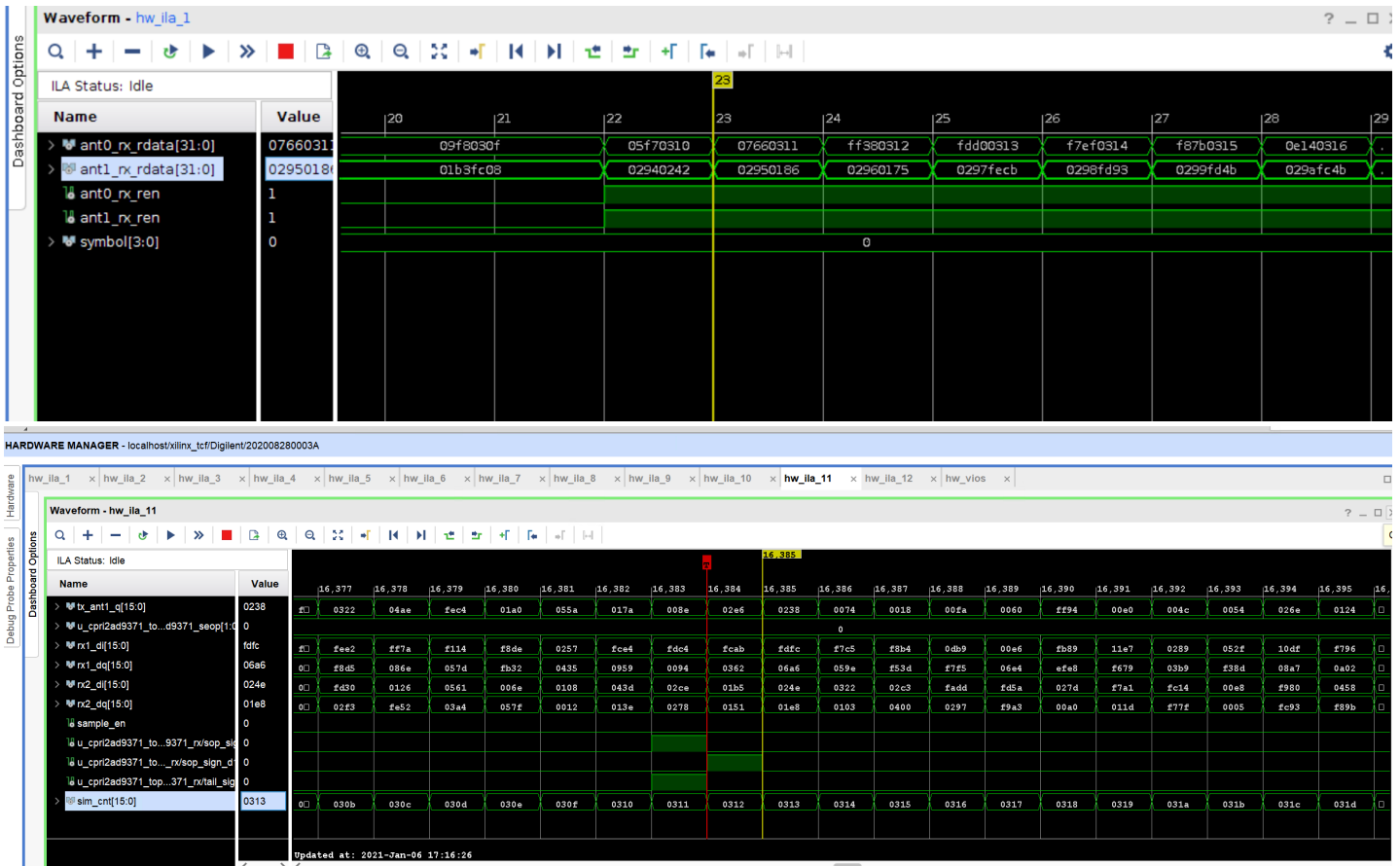




#5 - 2021-01-06 19:46 - 匿名用户

现象：

- 经确认，x86 slot打桩数据，均为连续，且0~15359循环，无跳变重复等情况
- 打桩模式下，x86采数对应打桩数据不变
- du抓数，天线0/1的打桩计数不同

分析：之前的打桩数据变化或者说时偏变化，应当是切换打桩数据与正常ru外环引起。

计划：

- ru固定上电打桩版本，观察天线间计数差异
- 对dma进行抓数

#6 - 2021-01-07 21:03 - 匿名用户

操作：

天线1的i路打桩0~15359，在ru、du，平台采数

采数结果：

- 5次采数，平台的计数相位一致，但前三次时偏0，后两次时偏300多
- 发现fh rx 的两个读使能出现不一致

下一步操作：

- 在ru/du 做统计，
- a.前后slot第一点的计数相位变化
- b.同天线的样点间，计数相位变化

#7 - 2021-01-09 10:53 - 杨晋

- 在du统计发现fronthaul_rx天线1相位变化。
- 新增增加du cpri入口和du cpri出口的子符号、符号连续统计，天线0和1偏移统计。发现du cpri出口的天线0子符号有丢失，且和crc错误发生时间对应，此时ru cpri入口统计量正常。基本可判断crc错误是由于du CPRI天线0子符号丢失导致。
- 问题可能性：du fronthaul异常导致反压了du cpri，或cpri自己异常。接下来把cpri内使用到的特殊字符AEFE、1004屏蔽掉试试。

#8 - 2021-01-11 11:37 - 杨晋

版本：ru fpga使用测试版本（天线1的使用计数器替代，天线0和1的时隙前两个样点的i分别使用7ffe、7fff替代）

du fpga在fronghual的rx_antx_dis子模块增加了对天线0子符号丢失的异常保护，测试有效。当子符号丢失二十多次，crc仍然是对的（测试了半小时）。

#9 - 2021-01-12 12:09 - 杨晋
- 状态从进行中变更为挂起

- 1、用天线0子符号丢弃采集du cpri入口数据（以太ip输出），进行UT测试，发现出问题的子符号包被认做tti数据（且产生很多个tti输出）。
2、查看数据是，自符号包前几个数据是（某一次采样）
90ab1234567890ab
0010feae12345678
0416410100007405
0a088304ffffff
cc05ac01fa1be6ed
3、把ru上行打桩的天线0 1 i路时隙前两个样点的7fff、7ffe修改为其他值， du丢子符号包问题仍然存在，且现象一样。

crc问题挂起，先定位子符号被认作tti问题。

#10 - 2021-01-13 09:53 - 杨晋
- 状态从挂起变更为已解决

解决cpri把数据中ffffff字段误判断tti的问题后，拷机12小时crc正确。

#11 - 2021-01-25 10:38 - 高峰
- 状态从已解决变更为已关闭

文件			
tmp.png	222 KB	2021-01-04	匿名用户
ru_slot打桩采数.png	81.8 KB	2021-01-06	匿名用户
du_fft入口采数slot打桩.png	115 KB	2021-01-06	匿名用户