

产品3.0平台 - 功能 #3274

EVMT4（gNB）板卡，ORX0与ORX1内部数据交叉实现

2025-04-29 11:19 - 申 江欣

状态:	已解决	开始日期:	2025-04-29
优先级:	紧急	计划完成日期:	
指派给:	梁 佐庆	% 完成:	100%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	40.00 小时
描述			
1.需求背景： （1）EVMT4板卡在根据adi手册（Transceiver：ad9025）进行pcb layout时，ORX1与ORX2在硬件位置上存在错位现象，即：ORX1与TX0、RX0布板在一起，ORX0与TX1、RX1布板在一起，参考图：EVMT4板卡硬件3D图； （2）基于EVMT4板卡开发的一体化基站整机设备，采购功放及底板通过SMP接口硬链接方案，目前功放的接口位置与板卡的TX0、RX0、ORX1及TX3、RX3、ORX3对插；			
2.需求功能： （1）需要将外部功放输出的到板卡ORX1的数据与ORX0接口内部做交换处理，外部输入给ORX1接口的数据作为ORX0的数据进行使用，涉及到DPD、运维等功能；			

历史记录

#1 - 2025-04-29 11:20 - 申 江欣

- 状态从 新建 变更为 进行中

#2 - 2025-04-29 20:16 - 梁 佐庆

- % 完成从 0 变更为 50

```
{ // txToOrxMapping
ADI_ADRV9025_MAP_TX2_ORX1, // orx1Map
ADI_ADRV9025_MAP_TX1_ORX2, // orx2Map
ADI_ADRV9025_MAP_TX3_ORX3, // orx3Map
ADI_ADRV9025_MAP_TX4_ORX4 // orx4Map
},
```

#3 - 2025-05-30 15:43 - 梁 佐庆

- 状态从 进行中 变更为 已解决

- % 完成从 50 变更为 100

文件

adrv9026布板推荐.jpg	362 KB	2025-04-29	申 江欣
EVMT4板卡3D图.jpg	271 KB	2025-04-29	申 江欣