

eCPRI - 任务 #341

错误 # 320 (已关闭): 修改pru 128bit内4个32bit样点排序问题后，测试DU-RU外环回，还有CRC错误较多，X86一秒内就显示接收无数据等现象

du 上行抓数

2021-01-06 10:37 - 匿名用户

状态:	已关闭	开始日期:	2021-01-06
优先级:	普通	计划完成日期:	2021-01-06
指派给:		% 完成:	100%
类别:	FPGA	预期时间:	2.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			
描述			
目的：确认上行状态			
操作：增加ram，使数据连贯可读			

历史记录

#1 - 2021-01-11 20:35 - 匿名用户

- 状态 从 新建 变更为 已解决
- % 完成 从 0 变更为 100

现象：
抓取到fh rx中，天线0的打桩7fff相位不变，天线1的0~15360打桩，每过一段时间随机变化。
@杨晋 在du的ecpri出口抓取到天线0的子符号有丢失

分析：天线0/1可能出现随机的子符号丢失，导致打桩随机变化。丢失的原因可能在ecpri模块中或者ru的发射部分

下一步操作：对du ecpri的入口进行抓数，灌包仿真，步骤转入父任务“ 320 ” 中

#2 - 2021-01-25 10:38 - 高峰

- 状态 从 已解决 变更为 已关闭