

基站横联 - 错误 #3693

CPRI OTIC压缩功能发端测试

2025-07-07 14:18 - 白 瑞朋

状态:	进行中	开始日期:	2025-07-07
优先级:	普通	计划完成日期:	
指派给:	白 瑞朋	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
描述			
横联板卡			
测试发射端数据压缩功能。			

历史记录

#1 - 2025-07-07 14:21 - 白 瑞朋

- 状态从 新建 变更为 进行中

【问题进展】

- 1.PHY使用的射频SM buffer和射频一致；
- 2.发射端射频地址由SM改为DDR，射频可以采到数，从典格FPGA可以查询到功率值，说明发出信号；但频谱仪暂未观察到信号；
- 3.测试中，PHY的APE0出现挂死；需继续分析

CPRI发端射频buffer地址

SM0_NR_CELL0_EVEN_F7_TX_DATA_ADDR = 0x09defd00
SM4_NR_CELL0_EVEN_B7_TX_DATA_ADDR = 0x0a2c0e00
SM1_NR_CELL0_ODD_F7_TX_DATA_ADDR = 0x09e2fa00
SM4_NR_CELL0_ODD_B7_TX_DATA_ADDR = 0x0a2fce00