

B5G_UE - 错误 #3753

DD口的收发两端的startRB参数对不上，差1

2025-07-16 09:20 - 王金伏

状态:	进行中	开始日期:	2025-07-16
优先级:	普通	计划完成日期:	
指派给:	王金伏	% 完成:	100%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
描述			

历史记录

#1 - 2025-07-16 09:29 - 王金伏

- 文件 20250716-092712.jpg 已添加

- 文件 20250716-092739.jpg 已添加

【问题描述】DD口的收发两端的startRB参数对不上，差1

【问题原因】DD口的收发两端，发端是有L1c和PDCCH下发startRB参数，为startrb 9;收端是由协议栈fapi下发的参数，为startrb 8，两边差1。

```
because SR pucch res in first res[0]
total 17 pucch resource = 2 pucch res set * 8(each res set has 8 res) + 1 pucch res( for SR)
*/
memcpy( pucchResource , &ueCfg->u1cCfg.initu1BwpDed.pucchInfo.res[numRes + dcil_1_pri + 1] , sizeof(StePucchRes) );
if(1)
{
LOG_INFO_S(" getDedicatedPucchRes:resSetId[%d] numRes[%d] dcil_1_pri[%d] strtPrb[%d]" , "pucchResSetId , numRes , dcil_1_pri,pucchResource->strtPrb);
}
return ;
} = end getDedicatedPucchRes =
```

```
1 [ERR]ERROR! RETURN! read nr_ue0_tb fail, because no targert file for testmac onboard debug!
2 [ERR]UE_SRS_Proc_Init , sfn=0, slot=0
3 [ERR]UE_Prach_Proc_Init , sfn=0, slot=0
4 [ERR]UE_Pucch_Proc_Init , sfn=0, slot=0
5 [INFO]3.1 node_type=3 len=0x8
6 [INFO]Node Type is :3 local_devId:37019
7 [INFO]FAPI_UE_DEDICATED_CFG!
8 [INFO]ded pucch res: numRes[16] idx[0] resId[0] resSetIndx[0] resIdx[0] strtPrb[8] frmt[0]
9 [INFO]ded pucch res f0: strtSymbl[13] numSymbl[1] intlCyclcShft[0]
10 [INFO]ded pucch res: numRes[16] idx[1] resId[0] resSetIndx[0] resIdx[0] strtPrb[9] frmt[0]
11 [INFO]ded pucch res f0: strtSymbl[13] numSymbl[1] intlCyclcShft[0]
12 [INFO]ded pucch res: numRes[16] idx[2] resId[0] resSetIndx[0] resIdx[0] strtPrb[10] frmt[0]
13 [INFO]ded pucch res f0: strtSymbl[13] numSymbl[1] intlCyclcShft[0]
14 [INFO]ded pucch res: numRes[16] idx[3] resId[0] resSetIndx[0] resIdx[0] strtPrb[11] frmt[0]
15 [INFO]ded pucch res f0: strtSymbl[13] numSymbl[1] intlCyclcShft[0]
16 [INFO]ded pucch res: numRes[16] idx[4] resId[0] resSetIndx[0] resIdx[0] strtPrb[12] frmt[0]
17 [INFO]ded pucch res f0: strtSymbl[13] numSymbl[1] intlCyclcShft[0]
18 [INFO]ded pucch res: numRes[16] idx[5] resId[0] resSetIndx[0] resIdx[0] strtPrb[13] frmt[0]
19 [INFO]ded pucch res f0: strtSymbl[13] numSymbl[1] intlCyclcShft[0]
20 [INFO]ded pucch res: numRes[16] idx[6] resId[0] resSetIndx[0] resIdx[0] strtPrb[14] frmt[0]
21 [INFO]ded pucch res f0: strtSymbl[13] numSymbl[1] intlCyclcShft[0]
22 [INFO]ded pucch res: numRes[16] idx[7] resId[0] resSetIndx[0] resIdx[0] strtPrb[15] frmt[0]
23 [INFO]ded pucch res f0: strtSymbl[13] numSymbl[1] intlCyclcShft[0]
24 [INFO]ded pucch res: numRes[16] idx[8] resId[0] resSetIndx[0] resIdx[0] strtPrb[16] frmt[2]
25 [INFO]ded pucch res: numRes[16] idx[9] resId[0] resSetIndx[0] resIdx[0] strtPrb[18] frmt[2]
26 [INFO]ded pucch res: numRes[16] idx[10] resId[0] resSetIndx[0] resIdx[0] strtPrb[20] frmt[2]
27 [INFO]ded pucch res: numRes[16] idx[11] resId[0] resSetIndx[0] resIdx[0] strtPrb[22] frmt[2]
28 [INFO]ded pucch res: numRes[16] idx[12] resId[0] resSetIndx[0] resIdx[0] strtPrb[24] frmt[2]
29 [INFO]ded pucch res: numRes[16] idx[13] resId[0] resSetIndx[0] resIdx[0] strtPrb[26] frmt[2]
30 [INFO]ded pucch res: numRes[16] idx[14] resId[0] resSetIndx[0] resIdx[0] strtPrb[28] frmt[2]
31 [INFO]ded pucch res: numRes[16] idx[15] resId[0] resSetIndx[0] resIdx[0] strtPrb[0] frmt[0]
32 [INFO]ded pucch res f0: strtSymbl[0] numSymbl[0] intlCyclcShft[0]
33 [INFO] getDedicatedPucchRes:resSetId[0] numRes[0] dcil_1_pri[0] strtPrb[9][ERR]0715 startRb:9 hoppingId:0
34 [ERR]0715LOAD_EX_S startRb:9 hoppingId:0
35 [INFO] getDedicatedPucchRes:resSetId[0] numRes[0] dcil_1_pri[0] strtPrb[9][ERR]0715 startRb:9 hoppingId:0
```

PUC的资源共16个，L1c计算的PUC的资源起始位置从1开始，最后应该是按照17个PUC的资源计算的。需要确认fapi是否没有和l1c对齐导致，计算起始位置不同，导致startRB不同。

【解决方案】

#2 - 2025-07-16 10:30 - 王金伏

- 文件 20250716-092739.jpg 已添加

#3 - 2025-07-16 11:24 - 王金伏

- 文件 20250716-112428.jpg 已添加

【问题描述】DD口的收发两端的startRB参数对不上，差1

【问题原因】

1 DD口的收发两端，发端是L1c和PDCCH下发startRB参数，pucch的资源ID是1，startrb是9；收端是由协议栈fapi下发参数，pucch的资源ID是0，为startrb 8，两边资源ID差1，startrb参数不对齐。

2 PUC的资源配置16个，发端puc资源ID由l1c计算；收端是协议栈下发。

目前DD中协议栈没有SR，直接从资源0开始算harq，PUC的资源配置16个；

l1c沿用UU口代码，默认有SR，且SR是Pucch的资源0，harq从Puc的资源1开始计算，puc资源是17套。收发两边没有对齐。l1c的PUC的资源应该完全由DCI指示，协议中规定不应该包括SR。之前UU口中发端是STE改的代码，收端也是STE方案，全部按照0是SR处理可以解对。但是DD收端不是STE，和原有的处理不同。

【解决方案】L1c计算的PUC的资源起始位置从1开始，需做修改，适配UU和DD不同分支处理。

```

113:         } « end if 4==LOAD_EX_B(&ueCfg->... »
114:
115:         // get pucch resource id from the selected pucch resource set .
116:         uint16_t numRes = 0; // start pucch resource id from selected pucch res set
117:         //uint16_t dci1_1_pri; // DCI1_0 or DCI1_1, PUCCH resource indicator
118:         for( int i = 0 ; i < *pucchResSetId ; i++)
119:         {
120:             numRes += LOAD_EX_B(&ueCfg->ulCfgr.initUlBwpDed.pucchInfo.resSet[i].numRes) ;
121:         }
122:
123:         /*
124:         fix bug:
125:         why "numRes + dci1_1_pri" need to +1 ?
126:         because SR pucch res in first res[0]
127:         total 17 pucch resource = 2 pucch res set * 8 (each res set has 8 res) + 1 pucch res ( for SR)
128:
129:         */
130:         memcpy( pucchResource , &ueCfg->ulCfgr.initUlBwpDed.pucchInfo.res[numRes + dci1_1_pri + 1] , sizeof(StePucchRes) ) ;
131:         if(1)
132:         {
133:             LOG_INFO_S(" getDedicatedPucchRes:resSetId[%d] numRes[%d] dci1_1_pri[%d] strtrPrb[%d]" , *pucchResSetId , numRes , dci1_1_pri,pucchResource->strtrPrb);
134:         }
135:
136:         return ;
137:
138:     } « end getDedicatedPucchRes »

```

DD口出l1c处理PUC资源d是按照DCI+1处理的，资源DCI默认给SR，这不符合协议。协议栈是按照DCI指示PUC资源ID的。后续修改UU按照DCI+1处理适配STE基站，DD按照dci指示，数组中去掉+1操作

#4 - 2025-07-16 18:23 - 王金伏

- % 完成 从 0 变更为 90

#5 - 2025-07-16 18:23 - 王金伏

- 状态 从 新建 变更为 进行中

#6 - 2025-07-16 20:19 - 王金伏

- % 完成 从 90 变更为 100

【解决方案】L1c计算的PUC的资源起始位置从1开始，需做修改，适配UU和DD不同分支处理。在DD口是，从0计算harq的puc资源ID，在环境验证，收发2端的puc资源ID相同，Rbstart相同。

文件

20250716-092712.jpg	138 KB	2025-07-16	王金伏
20250716-092739.jpg	588 KB	2025-07-16	王金伏
20250716-092739.jpg	588 KB	2025-07-16	王金伏
20250716-112428.jpg	185 KB	2025-07-16	王金伏