

3.0基站产品测试 - 错误 #3790

专用PDCCH配置2符号，下行大流量灌包，mcs掉0

2025-07-22 15:22 - 魏 幸幸

状态:	新建	开始日期:	2025-07-22
优先级:	普通	计划完成日期:	
指派给:	魏 幸幸	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	DU	目标解决问题版本:	Rel_3.1.2
发现问题版本:	Rel_3.1.1		
描述			

历史记录

#1 - 2025-07-23 17:10 - 魏 幸幸

咱们在RRM规划资源那块，固定把csi-rs放在某个D slot的最后一个符号上。

当coreset1 单符号时，

第一组k0: Pdsch的startSym = 1, numSym= 13; (给大部分D slot用, pdcch是sym0, pdsch是sym1-sym13)

第二组k0: Pdsch的startSym = 1, numSym= 12; (给csi-rs那个D slot用, pdcch是sym0, pdsch是sym1-sym12, csi-rs在sym 13)

当coreset1 2符号时，

第一组k0: Pdsch的startSym = 2, numSym= 12; (给大部分D slot用, pdcch是sym0和sym1, pdsch是sym2-sym13)

第二组k0: Pdsch的startSym = 2, numSym= 11; (给csi-rs那个D slot用, pdcch是sym0和sym1, pdsch是sym2-sym12, csi-rs在sym 13)

所以，在csi-rs在的那个D slot，选Pdsch的startSym和numSym的时候，确保pdsch的最后一个符号 < csi-rs的startSym

当 csi-rs的startSym <= (pdsch的startSym + numSym - 1) 的时候，分配k0失败，这样逻辑是对的。

coreset1单符号没问题巧合。

(同样2.0也有问题，特别是在同频组网配置coreset1多符号时，会触发这个bug)

#2 - 2025-07-23 17:29 - 魏 幸幸

当PDCCH超过一个符号，在csi-rs那个d slot，调度k0有bug