

2.0基站产品化测试 - 错误 #3856

3.1.3pre1T1版本，修改参数后DU未发F1SETUP request消息。

2025-08-04 16:58 - 程鹏

状态:	新建	开始日期:	2025-08-04
优先级:	高	计划完成日期:	2025-08-31
指派给:	周立伟	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	CU, DU	FPGA板卡类型:	
发现问题版本:	Rel_3.1.2	CPU类型:	
目标解决问题版本:	Rel_3.1.2		
描述			
由于TTI存在抖动，修改参数后DU停PHY，但PHY回响应慢，SCTP建链成功后开始处理STOP PHY响应，DU状态此时处理异常，未发F1SETUP request消息 CUDU之间F1断链。			