

基站横联 - 错误 #3881

CPRI板卡，发送端信号与trigger信号之间存在6us左右时偏

2025-08-09 10:27 - 高峰

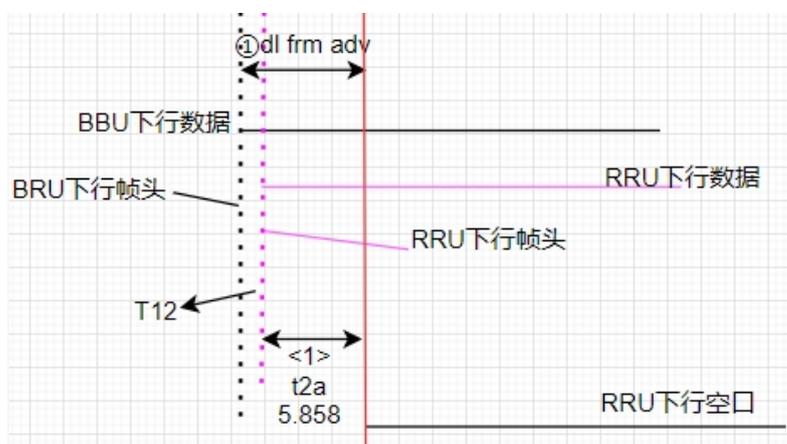
状态:	进行中	开始日期:	2025-08-09
优先级:	普通	计划完成日期:	
指派给:	杨晋	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
描述			

历史记录

#1 - 2025-08-11 09:22 - 杨晋

- 文件 Snipaste_2025-08-11_09-20-58.png 已添加

- 状态从新建变更为进行中



目前 配置为0

#2 - 2025-08-11 09:29 - 杨晋

上研配置 : devmem 0x0A4F223C 32 0x161C (5.66us), 需要在PHY加载后, 协议栈启动之前配置。
使用cpri板卡---板卡测试, pdelay缩小到112了 (此时tci/data还是没解开)。

文件

Snipaste_2025-08-11_09-20-58.png

40.4 KB

2025-08-11

杨晋