B5G_UE - 错误 #3907

pds sym task在core5运行异常

2025-08-13 11:40 - 马凤波

状态:	已解决	开始日期:	2025-08-13
优先级:	普通	计划完成日期:	
指派给:	白瑞朋	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
描述 【20250813】 【问题描述】 pdc触发core6的pds sym task正常运行，pdc触发core5的pds sym task时，因为sfn和slot不一致问题，导致pdsch suicide。 【解决方法】 通过log看出deofdm给接口填写的sfn和slot正确，而core5的pds取出的sfn和slot是随机值。梳理deofdm代码，发现deofdm和pdsch task使用dm地址做接口，core5和core7不属于同一个apc，core5读取不到core7对应的dm内容。接口地址改为ddr，解决sfn和slot不一致问题。			

历史记录

#1 - 2025-08-14 17:33 - 白瑞朋

- 文件 指向DM空间的指针.jpg 已添加
- 文件 DM指针.jpg 已添加
- 文件 DM空间拷贝到DDR.jpg 已添加
- 状态从 新建 变更为 进行中

通过log看出deofdm给接口填写的sfn和slot正确，而core5的pds取出的sfn和slot是随机值。
梳理deofdm代码，发现deofdm和pdsch task使用dm地址做接口，core5和core7不属于同一个apc，core5读取不到core7对应的dm内容。

```
deofdm_symbproc_msg_t *pdsch_ctrl_ptr; //指向PDSCH的接口指针DM
// deofdm_symbproc_msg_t *pdsch_ctrl_ptr; //指向pdsch的接口指针DM
2090: pdsch_ctrl_ptr = (deofdm_symbproc_msg_t *) ((uint8_t *)&deofdm_malloc_dm1_ptr[total_data_length + 32]
2091: + g_deofdm_config_addr.fft_butterflyfactor_length);
2092:
//write DDR buffer replace Trigger PDSCH [20250218]
2194 psPHYStateRx->data_addr1 = pdsch_ctrl_ptr;
//write DDR buffer replace Trigger PDSCH [20250218]
2194 //psPHYStateRx->data_addr1 = pdsch_ctrl_ptr;
2196 ape_csma_id_L26_ch0ch1_transfer((uint64_t)DM_TO_CSU_ADDR(pdsch_ctrl_ptr),
2197 (uint64_t)&psPHYStateRx->data_addr1),
2198 (uint32_t)sizeof(deofdm_symbproc_msg_t),
2199 (uint8_t) DMA_TAG_L26,
2200 (uint8_t) 1);
2201
```

#2 - 2025-08-14 17:34 - 白瑞朋

- 状态从 进行中 变更为 已解决

【问题解决】
接口地址改为ddr，DM内存通过DMA搬移到DDR，解决sfn和slot不一致问题。

文件

指向DM空间的指针.jpg	21.1 KB	2025-08-14	白瑞朋
DM指针.jpg	44.5 KB	2025-08-14	白瑞朋
DM空间拷贝到DDR.jpg	147 KB	2025-08-14	白瑞朋