

基站横联 - 错误 #3945

CPRI环境，PSS存在虚检情况

2025-08-25 15:12 - 高峰

状态:	已关闭	开始日期:	2025-08-25
优先级:	普通	计划完成日期:	
指派给:	宋卿	% 完成:	100%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
描述			

历史记录

#1 - 2025-08-25 15:24 - 高峰

和宋卿确认，目前非下行时隙，发端没有对CPRI buf清0；
所以平台依然会给RU发送数据，RU有可能会发出来泄露功率，导致PSS虚检的情况。

这个结论两点数据支撑：

- 1.虚检时，PSS采到虚检数据，相关峰非常明显，应该是有PSS包含在里面的
- 2.上研做实验，常发模式时，接收侧不存在虚检了。

所以，基本判断是没清0导致的泄露功率

#2 - 2025-08-25 17:51 - 高峰

- 指派给从葛奇思变更为宋卿

#3 - 2025-08-25 17:53 - 高峰

和典格确认，7045底板的AD和DA是按照FDD做的，AD/DA之前是按照TDD做的
所以DA出来信号，存在泄露风险

#4 - 2025-08-25 18:11 - 宋卿

- 状态从新建变更为已解决

- % 完成从0变更为100

横联在非下行时隙情况下会直接退出，走不到清零发送buff的地方，已修复。代码合入HI_dev、HI_dev_1、HI_dev_2三个分支

#5 - 2025-08-26 10:24 - 宋卿

- 指派给从宋卿变更为高峰

review完成

#6 - 2025-08-26 10:51 - 高峰

- 状态从已解决变更为检视

#7 - 2025-08-26 11:00 - 高峰

与宋卿在线完成代码检视，检视意见：

1. 提交代码需要在修改部分增加问题单号，需要重新修改一下；
2. bug的原因是，之前只对tx_slot且没有数据调度时清0，但非tx_slot并没有清0；
3. 解压缩因子的buf增加了偏移，确认偏移值为0；第2小区时，会配置2，具体为什么配置2，还不清楚。当前只用单小区，所以不影响目前设计。
4. 此问题修改逻辑检视未发现问题，修改逻辑为：非tx_slot时，进行发送buf清0，具体清0过程是：
 - a. 按照slot时隙号，获取应该处理的出口buf地址（按照奇偶逻辑）
 - b. 申请DM内存，DM内存清0
 - c. DM内存拷贝到出口buf地址中
 - d. 释放DM内存

#8 - 2025-08-26 11:02 - 高峰

- 状态从检视变更为已关闭

#9 - 2025-08-26 11:03 - 高峰

- 指派给从高峰变更为宋卿