

信号异常

2019-09-07 19:16 - zhang kongjun

状态:	新建	开始日期:	2019-09-07
优先级:	普通	计划完成日期:	
指派给:	zhang kongjun	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			
描述			
1.在fpga加载bit后，信号正常，在驱动初始化阶段信号异常，怀疑x86对fpga的复位导致，待确认			

历史记录

#1 - 2021-11-19 17:40 - 战 弋戈

这段代码现在是注释掉了，现在进行FecDemo1的测试时，用ctrl c 中断demo后，第二次运行会出现没有释放的情况。