

B5G_UE - 错误 #4147

物理层PDCCH漏检，下一个slot检测到DCI0_1，没有往MAC层上报

2025-09-24 11:25 - 雪峰 赖

状态:	已解决	开始日期:	2025-09-24
优先级:	紧急	计划完成日期:	
指派给:	白 瑞朋	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
描述			
现在物理层的逻辑是PDCCH检测并解析DCI0_1后，更加里面的ndi的反转来判断是否是上个包已经正确接收，如果是新传上报ul_grant 否则不上报。通过LOG 分析发现同一HarqID中的ndi没有反转，（PDCCH 漏检），物理层判断是重传，故没有上报ul_grant; 而PUSCH的发送射频BUFFER没有清，基站永远解对PUSCH，基站还是按照rv=0 和 ndi （0 1）的顺序调度DCI0_1			

历史记录

#1 - 2025-09-24 11:26 - 雪峰 赖

- 文件 20250924-111226.jpg 已添加

#2 - 2025-09-24 12:21 - 雪峰 赖

- 指派给 从 雪峰 赖 变更为 葛 奇思

#3 - 2025-09-24 12:54 - 葛 奇思

- 指派给 从 葛 奇思 变更为 白 瑞朋

对比基站LOG和物理层LOG发现slot5/15基站发送消息终端未解对，继续定位发现PDC slot5/15未被DEOFDM trigger，目前在DEOFDM定位中

#4 - 2025-09-24 14:56 - 白 瑞朋

- 文件 7-0-str.log 已添加

- 文件 DM没有释放.jpg 已添加

【问题分析】

问题：终端进入ACTIVE状态后， slot=2,4,6,8,12,14,16,18的dci0_1固定解不对；PDCCH 漏检

- 分析：
- 1) deofdm任务入口每个slot都会进入，但是在slot=2,4,6,8,12,14,16,18没有trigger PDCCH的任务；
 - 2) 进一步分析， deofdm在申请DM空间前会对DM 0-3的空间进行检测；当有DM空间被占用时，当前slot返回，不再trigger PDCCH;
 - 3) deofdm没有超时打印；
 - 4) 观察DM被占用的空间大小， DM[160008 100008 200008 180008]，发现与PDCCH任务里申请的DM空间大小一致；

结论：deofdm+PDCCH任务超时到下一个slot， PDCCH任务被deofdm任务打断，导致DM空间未释放；

```

7552 [ERR]UE DEOFDM return! sfn_cur 181, slot_cur 9, DM[0 0 0 0]
7553 [ERR]UE DEOFDM return! sfn_cur 181, slot_cur 10, DM[0 0 0 0]
7554 [ERR]UE_DeOfdm_Task0 CC, sfn=181, cur_slot=11, air_slot=10
7555 [ERR]UE_DeOfdm_Task0 DD, sfn=181, cur_slot=11, air_slot=10, store_slot=0, type=1, flag=0
7556 [ERR]UE_DeOfdm_Task0 CC, sfn=181, cur_slot=12, air_slot=11
7557 [ERR]UE_DeOfdm_Task0 DD, sfn=181, cur_slot=12, air_slot=11, store_slot=1, type=1, flag=0
7558 [ERR]UE DEOFDM return! sfn_cur 181, slot_cur 13, DM[160008 100008 200008 180008]
7559 [ERR]UE_DeOfdm_Task0 CC, sfn=181, cur_slot=14, air_slot=13
7560 [ERR]UE_DeOfdm_Task0 DD, sfn=181, cur_slot=14, air_slot=13, store_slot=3, type=1, flag=0
7561 [ERR]UE DEOFDM return! sfn_cur 181, slot_cur 15, DM[160008 100008 200008 180008]
7562 [ERR]UE_DeOfdm_Task0 CC, sfn=181, cur_slot=16, air_slot=15
7563 [ERR]UE_DeOfdm_Task0 DD, sfn=181, cur_slot=16, air_slot=15, store_slot=5, type=1, flag=0
7564 [ERR]UE DEOFDM return! sfn_cur 181, slot_cur 17, DM[160008 100008 200008 180008]
7565 [ERR]UE_DeOfdm_Task0 CC, sfn=181, cur_slot=18, air_slot=17
7566 [ERR]UE_DeOfdm_Task0 DD, sfn=181, cur_slot=18, air_slot=17, store_slot=7, type=2, flag=0
7567 [ERR]UE DEOFDM return! sfn_cur 181, slot_cur 19, DM[0 0 0 0]
7568 [ERR]UE DEOFDM return! sfn_cur 182, slot_cur 0, DM[0 0 0 0]
7569 [ERR]UE_DeOfdm_Task0 CC, sfn=182, cur_slot=1, air_slot=0
7570 [ERR]UE_DeOfdm_Task0 DD, sfn=182, cur_slot=1, air_slot=0, store_slot=0, type=1, flag=0
7571 [ERR]UE DEOFDM return! sfn_cur 182, slot_cur 2, DM[160008 100008 200008 180008]
7572 [ERR]UE_DeOfdm_Task0 CC, sfn=182, cur_slot=3, air_slot=2
7573 [ERR]UE_DeOfdm_Task0 DD, sfn=182, cur_slot=3, air_slot=2, store_slot=2, type=1, flag=0
7574 [ERR]UE DEOFDM return! sfn_cur 182, slot_cur 4, DM[160008 100008 200008 180008]
7575 [ERR]UE_DeOfdm_Task0 CC, sfn=182, cur_slot=5, air_slot=4
7576 [ERR]UE_DeOfdm_Task0 DD, sfn=182, cur_slot=5, air_slot=4, store_slot=4, type=1, flag=0
7577 [ERR]UE DEOFDM return! sfn_cur 182, slot_cur 6, DM[160008 100008 200008 180008]
7578 [ERR]UE_DeOfdm_Task0 CC, sfn=182, cur_slot=7, air_slot=6
7579 [ERR]UE_DeOfdm_Task0 DD, sfn=182, cur_slot=7, air_slot=6, store_slot=6, type=1, flag=0
7580 [ERR]UE DEOFDM return! sfn_cur 182, slot_cur 8, DM[160008 100008 200008 180008]
7581 [ERR]UE DEOFDM return! sfn_cur 182, slot_cur 9, DM[0 0 0 0]
7582 [ERR]UE DEOFDM return! sfn_cur 182, slot_cur 10, DM[0 0 0 0]
7583 [ERR]UE_DeOfdm_Task0 CC, sfn=182, cur_slot=11, air_slot=10
7584 [ERR]UE_DeOfdm_Task0 DD, sfn=182, cur_slot=11, air_slot=10, store_slot=0, type=1, flag=0
7585 [ERR]dci0_1:harqid rv[7 0] payload[1 9b ca lc 50 ef 5 0] sfn[182] airslot[10] curslot[11]
7586 [INFO] send ul grant HarqId=7, len:48
7587 [ERR]UE DEOFDM return! sfn_cur 182, slot_cur 12, DM[160008 100008 200008 180008]
7588 [ERR]UE_DeOfdm_Task0 CC, sfn=182, cur_slot=13, air_slot=12
7589 [ERR]UE_DeOfdm_Task0 DD, sfn=182, cur_slot=13, air_slot=12, store_slot=2, type=1, flag=0
7590 [ERR]UE DEOFDM return! sfn_cur 182, slot_cur 14, DM[160008 100008 200008 180008]
7591 [ERR]UE_DeOfdm_Task0 CC, sfn=182, cur_slot=15, air_slot=14
7592 [ERR]UE_DeOfdm_Task0 DD, sfn=182, cur_slot=15, air_slot=14, store_slot=4, type=1, flag=0
7593 [ERR]UE DEOFDM return! sfn_cur 182, slot_cur 16, DM[160008 100008 200008 180008]
7594 [ERR]UE_DeOfdm_Task0 CC, sfn=182, cur_slot=17, air_slot=16
7595 [ERR]UE_DeOfdm_Task0 DD, sfn=182, cur_slot=17, air_slot=16, store_slot=6, type=1, flag=0
7596 [ERR]UE DEOFDM return! sfn_cur 182, slot_cur 18, DM[160008 100008 200008 180008]
7597 [ERR]UE DEOFDM return! sfn_cur 182, slot_cur 19, DM[0 0 0 0]
7598 [ERR]UE DEOFDM return! sfn_cur 183, slot_cur 0, DM[0 0 0 0]
7599 [ERR]UE_DeOfdm_Task0 CC, sfn=183, cur_slot=1, air_slot=0
7600 [ERR]UE_DeOfdm_Task0 DD, sfn=183, cur_slot=1, air_slot=0, store_slot=0, type=1, flag=0

```

#5 - 2025-09-24 16:12 - 白瑞朋

- 主题 从物理层检测到DCI0_1,但是物理层没有往MAC层上报 变更为 物理层检测到DCI0_1,但是物理层PDCCH漏检, 没有往MAC层上报

#6 - 2025-09-24 16:13 - 白瑞朋

- 主题 从物理层检测到DCI0_1,但是物理层PDCCH漏检, 没有往MAC层上报 变更为 物理层PDCCH漏检, 下一个slot检测到DCI0_1, 没有往MAC层上报

#7 - 2025-09-24 16:22 - 白瑞朋

- 状态从 新建 变更为 进行中

#8 - 2025-09-25 11:29 - 白瑞朋

【问题解决】

1.优化PDCCH运行时间, 稳定不超时, slot=5,15的dci0_1可以解对, 无漏检;

#9 - 2025-09-25 14:12 - 白瑞朋

- 文件 ping包1小时.jpg 已添加

- 文件 ping包1小时的心跳统计.jpg 已添加

- 文件 ping包20分钟.jpg 已添加

ping包1小时

```
64 bytes from 192.168.8.3: icmp_seq=6079 ttl=64 time=20.5 ms
64 bytes from 192.168.8.3: icmp_seq=6080 ttl=64 time=15.5 ms
64 bytes from 192.168.8.3: icmp_seq=6081 ttl=64 time=20.5 ms
64 bytes from 192.168.8.3: icmp_seq=6082 ttl=64 time=15.5 ms
64 bytes from 192.168.8.3: icmp_seq=6083 ttl=64 time=25.5 ms
█
```

ping包1小时的心跳统计

```
addr = 0x8700068,len = 64
phy_addr=0x8700068, mmap_addr=0x8700000,len = 64
0x08700068: 0x00004fc3  0x00004fc3      0x00004fc3      0x00004fc3
0x08700078: 0x00004fc3  0x00004fbf      0x00004fc3      0x00004fc3
0x08700088: 0x00000000  0x00000b16      0x0000f2e8      0x000013a2
0x08700098: 0x00000000  0x00000000      0x00000000      0x00000000
osp_dislay_phy_mem  return ok!
```

#10 - 2025-09-25 14:14 - 白瑞朋

- 状态 从 进行中 变更为 已解决

代码提交
2025年9月25日
分支：debug_0919
SHA-1: d973a7e74b9395c3d87391ebe9033617cb45173b

#11 - 2025-09-25 14:46 - 李常

- 优先级 从 一般 变更为 紧急

文件

20250924-111226.jpg	572 KB	2025-09-24	雪峰 赖
7-0-str.log	644 KB	2025-09-24	白瑞朋
DM没有释放.jpg	603 KB	2025-09-24	白瑞朋
ping包1小时.jpg	61.9 KB	2025-09-25	白瑞朋
ping包1小时的心跳统计.jpg	69 KB	2025-09-25	白瑞朋
ping包20分钟.jpg	101 KB	2025-09-25	白瑞朋