

eCPRI - 任务 #416

合入代码，出FR_CPRI的DU FPGA版本

2021-01-27 15:35 - 杨 晋

状态:	已解决	开始日期:	2021-01-25
优先级:	普通	计划完成日期:	
指派给:	杨 晋	% 完成:	0%
类别:	FPGA	预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			
描述			

历史记录

- #1 - 2021-01-27 15:35 - 杨 晋
- 主题 从 合入代码，出FR_CPRI DU和RU 变更为 合入代码，出FR_CPRI DU和RU FPGA
- #2 - 2021-01-27 15:36 - 杨 晋
- 主题 从 合入代码，出FR_CPRI DU和RU FPGA 变更为 合入代码，出FR_CPRI的DU FPGA版本
 - 类别 被设置为 FPGA
 - 状态 从 新建 变更为 进行中
 - 指派给 被设置为 杨 晋
 - 开始日期 从 2021-01-27 变更为 2021-01-25
- #3 - 2021-01-28 10:32 - 杨 晋
- 跟踪 从 设计 变更为 任务
 - 状态 从 进行中 变更为 转测试

在降低译码时钟到110M，编码时钟到170M后，版本可以出来，在上板测试中。

- #4 - 2021-02-09 17:50 - 杨 晋
- 状态 从 转测试 变更为 已解决

上板测试通过