

研发产品测试 - 错误 #4172

rank自适应特性，下行自适应时信道较好时rank1-2频繁互切，关闭自适应固定rank2峰值

2025-09-25 19:55 - 韩 钰

状态:	新建	开始日期:	2025-09-25
优先级:	一般	计划完成日期:	
指派给:	魏 幸幸	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	DU	FPGA板卡类型:	
发现问题版本:	Rel_3.1.2	CPU类型:	
目标解决问题版本:	Rel_3.1.2		
描述			
rank自适应特性，下行信道较好时rank1-2频繁互切，关闭自适应固定rank2峰值			

历史记录

#1 - 2025-09-25 19:56 - 韩 钰

- 主题 从rank自适应特性，下行信道较好时rank1-2频繁互切，关闭自适应固定rank2峰值 变更为
rank自适应特性，下行自适应时信道较好时rank1-2频繁互切，关闭自适应固定rank2峰值