

基站横联 - 错误 #4193

双核版本，偶时隙trigger core5 出现 rx slot无调度情况

2025-09-28 09:48 - 高峰

状态:	新建	开始日期:	2025-09-28
优先级:	一般	计划完成日期:	
指派给:	张 倩	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
描述			

历史记录

#1 - 2025-09-28 09:49 - 高峰

偶时隙trigger core6 就不会出现此现象；
需要继续定位搞清楚偶时隙trigger core5 不行的具体原因