基站横联 - 错误 #4324

精同步时偏调整(20s一次)时，CPRI闪断，调整的下一个10ms内时隙1~19的slot_indication未上报

2025-10-27 18:08 - 杨 晋

状态:	反馈	**开始日期:**	2025-10-27
优先级:	一般	**计划完成日期:**	
指派给:	杨 晋	**% 完成:**	0%
类别:		**预期时间:**	0.00 小时
目标版本:		**耗时:**	0.00 小时
描述			

历史记录

#1 - 2025-10-27 18:12 - 杨 晋

- 主题 从 精同步时偏调整时，有一个10ms内时隙1~19的slot_indication未上报 变更为 精同步时偏调整时，调整的下一个10ms内时隙1~19的slot_indication未上报

- 状态 从 新建 变更为 进行中

因为思朗代码当出现cp与ape之间帧号、时隙号更新时（以前发生在pps跟踪时，现在调时偏也会发生），限制启动cpe任务从时隙0开始：
if ((0 < gStcTimerPara.tmrPointTotalNum) && (0 gCellSfnPara[nTmrId].txSlotNum) && (1 gApeCalFlag))

去掉0 ==
gCellSfnPara[nTmrId].txSlotNum这个限制后测试，调整小的时偏不会出现19个时隙的不上报。但因为cpri出现闪断，这些时隙发收数据出现中断，也解不对

#2 - 2025-10-27 18:16 - 杨 晋

- 状态 从 进行中 变更为 反馈

#3 - 2025-10-27 18:19 - 杨 晋

使用两套evmt4+ru2.0环境验证这个新版本，从节点和主节点都能解对，看phy log没有时隙号不连续的打印了。再使用横联调时偏环境测试。

#4 - 2025-10-28 09:32 - 杨 晋

- 主题 从 精同步时偏调整时，调整的下一个10ms内时隙1~19的slot_indication未上报 变更为 精同步时偏调整(20s一次)时，CPRI闪断，调整的下一个10ms内时隙1~19的slot_indication未上报