

## NR - 功能 #47

### TESTMAC Radio模式下，下行数据达到900mbps功能开发

2019-10-15 11:03 - 高峰

状态:	挂起	开始日期:	2019-11-03
优先级:	普通	计划完成日期:	2020-02-28
指派给:	吕国荣	% 完成:	100%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			
<b>描述</b>			
<b>子任务:</b>			
错误 # 57: 上行PUSCH接收数据运行几分钟后出现挂死			已关闭
错误 # 58: 需要验证 x86-->FPGA ( FH ) ... 空口...FPGA(FH RX)后链路是否正确			已解决
错误 # 62: 【问题单58的遗留问题】FH RX接收数据开始阶段，接收到的数据为0，一段时间后，才能收到数据			已关闭
错误 # 59: LDPC的译码64QAM错误			已关闭
功能 # 63: 上行接收数据到16QAM译码完成全流程功能开发及验证			已关闭
功能 # 64: 指定RBstart的起始位置非0，crc错误			已关闭
错误 # 65: 帧号、子帧号跟随系统，crc错误			已关闭
错误 # 66: 增加广播，打桩帧号子帧号为0，crc错误			已关闭
功能 # 67: UDP发送数据 环回测试数据速率达到850Mbps			已关闭

### 历史记录

#1 - 2020-01-03 18:14 - 吕国荣

- 跟踪从 错误 变更为 功能

- 主题从 Tmac到FPGA发送数据过程异常 变更为 TESTMAC Radio 模式下，下行数据达到1Gbps功能开发

- 状态从 新建 变更为 进行中

目的：3月底，达到下行峰值达到1Gbps；

#2 - 2020-03-24 18:10 - 吕国荣

- 项目从 PHY 变更为 NR

- 主题从 TESTMAC Radio 模式下，下行数据达到1Gbps功能开发 变更为 TESTMAC Radio 模式下，下行数据达到900mbps功能开发

#3 - 2023-10-19 16:48 - 高峰

- 状态从 进行中 变更为 挂起