

eCPRI - 功能 #482

ecpri wi、fr代码合并

2021-03-16 11:00 - 匿名用户

状态:	已关闭	开始日期:	2021-03-16
优先级:	普通	计划完成日期:	2021-03-16
指派给:		% 完成:	0%
类别:	FPGA	预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			
描述 涉及硬件：du/ru的代码合并 涉及版本：wi fr的ecpri版本 切换方式：宏定义 功能验证： TDD模块测试通过 FDD外环测试通过			

历史记录

#1 - 2021-05-21 10:13 - 匿名用户

- 状态从 新建 变更为 挂起

#2 - 2022-05-16 02:11 - 匿名用户

- 状态从 挂起 变更为 进行中

#3 - 2022-05-16 02:11 - 匿名用户

- 状态从 进行中 变更为 已关闭