

维测模块测试

2021-03-17 15:27 - 匿名用户

状态:	挂起	开始日期:	2021-03-17
优先级:	普通	计划完成日期:	
指派给:		% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			
描述			
说明：du的调测添加比较费时间，使用维测比较方便			
x86版本：dev2.0 fr2.0			
fpga版本：E1F_EPB02_V_1_1_2_T210317			
目标：测试维测模块可用，并添加维测信号			

历史记录

#1 - 2021-03-22 09:37 - 匿名用户

同CM共同测试

#2 - 2021-03-24 10:16 - 匿名用户

- 状态 从 新建 变更为 挂起