

如果基站的时间和核心网的时间不一致。yzmm设备详情页的速率图表会不断重构。

2021-03-18 09:40 - 张 志 乾

状态:	已关闭	开始日期:	2021-03-18
优先级:	普通	计划完成日期:	
指派给:	冯 德春	% 完成:	100%
类别:	YZMM	预期时间:	0.00 小时
目标版本:		耗时:	2.00 小时
问题归属:		FPGA板卡类型:	
发现问题版本:		CPU类型:	
目标解决问题版本:			
描述			

历史记录

- #1 - 2021-03-29 09:07 - 冯 德春
- 状态 从 新建 变更为 进行中
- #2 - 2021-03-29 15:02 - 冯 德春
- 状态 从 进行中 变更为 转测试
- % 完成 从 0 变更为 100
- 已解决，待测试
- #3 - 2021-04-24 09:43 - 张 志 乾
- 状态 从 转测试 变更为 已解决
- #4 - 2022-08-24 04:24 - 高 峰
- 状态 从 已解决 变更为 已关闭