

状态:	已关闭	开始日期:	2026-03-13
优先级:	一般	计划完成日期:	
指派给:	任 征	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
描述			
下行双流MCS9 crc译错			
调度参数：			
DlPduInfo(2):			
PDUType: PDSCH (1)			
PDUSize: 496			
DlPduConfiguration			
PdschPduInfo			
pduBitmap: 0			
RNTI: 17018			
pduIndex: 1			
RSVD: 0			
BwpInfo			
BWPSIZE: 273			
BWPSstart: 0			
SubcarrierSpacing: 1			
CyclicPrefix: 0			
RSVD: 0			
CodewordInfo			
NrOfCodewords: 1			
RSVD: 0			
RSVD: 0			
Codeword			
TBSIZE: 177			
tbSizeLbrmBytes: 1277992			
targetCodeRate: 6790			
qamModOrder: 2			
mcsIndex: 9			
mcsTable: 0			
rvIndex: 0			
ldpBaseGraph: 1			
RSVD: 0			
Codeword			
TBSIZE: 0			
tbSizeLbrmBytes: 0			
targetCodeRate: 0			
qamModOrder: 0			
mcsIndex: 0			
mcsTable: 0			
rvIndex: 0			
ldpBaseGraph: 0			
RSVD: 0			
nIdPdsch: 32			
nrOfLayers: 2			
refPoint: 0			
BeamInfo			
digBFInterface: 4			
RSVD: 0			
beamIdx(1): 1			
beamIdx(2): 2			
beamIdx(3): 3			
beamIdx(4): 4			
TxPreCodingInfo			

numPRGs: 1
prgSize: 273
digBFInterface: 4
RSVD: 0
PMidx(1): 2
PMidx(2): 0
PMidx(3): 0
PMidx(4): 0
PMidx(5): 0
PMidx(6): 0
PMidx(7): 0
PMidx(8): 0
PMidx(9): 0
PMidx(10): 0
PMidx(11): 0
PMidx(12): 0
PMidx(13): 0
PMidx(14): 0
PMidx(15): 0
PMidx(16): 0
PMidx(17): 0
PMidx(18): 0
PMidx(19): 0
PMidx(20): 0
PMidx(21): 0
PMidx(22): 0
PMidx(23): 0
PMidx(24): 0
PMidx(25): 0
PMidx(26): 0
PMidx(27): 0
PMidx(28): 0
PMidx(29): 0
PMidx(30): 0
PMidx(31): 0
PMidx(32): 0
PMidx(33): 0
PMidx(34): 0
PMidx(35): 0
PMidx(36): 0
PMidx(37): 0
PMidx(38): 0
PMidx(39): 0
PMidx(40): 0
PMidx(41): 0
PMidx(42): 0
PMidx(43): 0
PMidx(44): 0
PMidx(45): 0
PMidx(46): 0
PMidx(47): 0
PMidx(48): 0
PMidx(49): 0
PMidx(50): 0
PMidx(51): 0
PMidx(52): 0
PMidx(53): 0
PMidx(54): 0
PMidx(55): 0
PMidx(56): 0
PMidx(57): 0
PMidx(58): 0
PMidx(59): 0
PMidx(60): 0
PMidx(61): 0
PMidx(62): 0
PMidx(63): 0

PMidx(64): 0
PMidx(65): 0
PMidx(66): 0
PMidx(67): 0
PMidx(68): 0
PMidx(69): 0
PMidx(70): 0
PMidx(71): 0
PMidx(72): 0
PMidx(73): 0
PMidx(74): 0
PMidx(75): 0
PMidx(76): 0
PMidx(77): 0
PMidx(78): 0
PMidx(79): 0
PMidx(80): 0
PMidx(81): 0
PMidx(82): 0
PMidx(83): 0
PMidx(84): 0
PMidx(85): 0
PMidx(86): 0
PMidx(87): 0
PMidx(88): 0
PMidx(89): 0
PMidx(90): 0
PMidx(91): 0
PMidx(92): 0
PMidx(93): 0
PMidx(94): 0
PMidx(95): 0
PMidx(96): 0
PMidx(97): 0
PMidx(98): 0
PMidx(99): 0
PMidx(100): 0
PMidx(101): 0
PMidx(102): 0
PMidx(103): 0
PMidx(104): 0
PMidx(105): 0
PMidx(106): 0
PMidx(107): 0
PMidx(108): 0
PMidx(109): 0
PMidx(110): 0
PMidx(111): 0
PMidx(112): 0
PMidx(113): 0
PMidx(114): 0
PMidx(115): 0
PMidx(116): 0
PMidx(117): 0
PMidx(118): 0
PMidx(119): 0
PMidx(120): 0
PMidx(121): 0
PMidx(122): 0
PMidx(123): 0
PMidx(124): 0
PMidx(125): 0
PMidx(126): 0
PMidx(127): 0
PMidx(128): 0
PMidx(129): 0
PMidx(130): 0

PMidx(131): 0
PMidx(132): 0
PMidx(133): 0
PMidx(134): 0
PMidx(135): 0
PMidx(136): 0
PMidx(137): 0
PMidx(138): 0
DmrsInfo
DmrsSymbPos: 2052
DmrsScramblingId: 32
dmrsPorts: 3
maxLen: 1
dmrsConfigType: 0
SCID: 0
numDmrsCdmGrpsNoData: 2
RSVD: 0
PdschAllocationFdInfo
rbStart: 0
rbSize: 4
coresetStartPoint: 0
initialDLBwpSize: 273
resourceAlloc: 1
VRBtoPRBMapping: 0
pdschTransTypes: 0
RSVD: 0
rbBitmap(1): 15
rbBitmap(2): 0
rbBitmap(3): 0
rbBitmap(4): 0
rbBitmap(5): 0
rbBitmap(6): 0
rbBitmap(7): 0
rbBitmap(8): 0
rbBitmap(9): 0
rbBitmap(10): 0
rbBitmap(11): 0
rbBitmap(12): 0
rbBitmap(13): 0
rbBitmap(14): 0
rbBitmap(15): 0
rbBitmap(16): 0
rbBitmap(17): 0
rbBitmap(18): 0
rbBitmap(19): 0
rbBitmap(20): 0
rbBitmap(21): 0
rbBitmap(22): 0
rbBitmap(23): 0
rbBitmap(24): 0
rbBitmap(25): 0
rbBitmap(26): 0
rbBitmap(27): 0
rbBitmap(28): 0
rbBitmap(29): 0
rbBitmap(30): 0
rbBitmap(31): 0
rbBitmap(32): 0
rbBitmap(33): 0
rbBitmap(34): 0
rbBitmap(35): 0
rbBitmap(36): 0
RateMatchingInformation
ssbConfigForRateMatching: 65535
numCoresetRmp: 0
numCsiRsForRM: 0
coresetRMPIndex(1): 0

coresetRMPIndex(2): 0
coresetRMPIndex(3): 0
coresetRMPIndex(4): 0
csiRsForRM(1): 0
csiRsForRM(2): 0
csiRsForRM(3): 0
csiRsForRM(4): 0
csiRsForRM(5): 0
csiRsForRM(6): 0
csiRsForRM(7): 0
csiRsForRM(8): 0
csiRsForRM(9): 0
csiRsForRM(10): 0
csiRsForRM(11): 0
csiRsForRM(12): 0
csiRsForRM(13): 0
csiRsForRM(14): 0
csiRsForRM(15): 0
csiRsForRM(16): 0
csiRsForRM(17): 0
csiRsForRM(18): 0
csiRsForRM(19): 0
csiRsForRM(20): 0
csiRsForRM(21): 0
csiRsForRM(22): 0
PxschAllocationTdInfo
StartSymbolIndex: 1
NrOfSymbols: 13
RSVD: 0
TxPowerInfo
pdschDmrsPowerOffsetProfileSSS: 0
pdschDataPowerOffsetProfileSSS: -3000
PtrsInfo
pdschPtrsPowerOffsetProfileSSS: 0
PTRSPortIndex: 0
PTRSTimeDensity: 0
PTRSFreqDensity: 0
PTRSReOffset: 0
RSVD: 0
CbgFeildInfo
maxNumCbgPerTb: 0
RSVD: 0
RSVD: 0
dlTbCrcCW(1): 0
dlTbCrcCW(2): 0
dlTbCrcCW(3): 0
dlTbCrcCW(4): 0
dlTbCrcCW(5): 0
dlTbCrcCW(6): 0
dlTbCrcCW(7): 0
dlTbCrcCW(8): 0

历史记录

#1 - 2026-03-13 17:32 - 任征

1.UT debug

#2 - 2026-03-13 17:34 - 任征

- 文件已添加

2.UT打桩抓取均衡结果画星座图，星座图正常

#3 - 2026-03-13 17:46 - 李常

- 状态从新建变更为进行中

- 指派给 被设置为 任征

#4 - 2026-03-17 16:47 - 任征

- 文件 20260317-164615.jpg 已添加
- 状态从 进行中 变更为 已解决

思朗解调模块问题，修改QPSK执行分支后MCS9 crc正确！按照附件修改代码使QPSK走另一个解调分支后结果正常

#5 - 2026-03-20 14:37 - 任征

- 状态从 已解决 变更为 已关闭

思朗解调模块问题导致

文件

img_v3_02vo_fcf15cca-f377-4a69-9c3f-95b45f7a4a0g.jpg	61.6 KB	2026-03-13	任征
20260317-164615.jpg	231 KB	2026-03-17	任征