

## eCPRI - 错误 #514

### PRACH收到频域数据后解出的preamble ID和终端侧的不一致

2021-04-13 17:15 - 吕国荣

状态:	已解决	开始日期:	2021-04-13
优先级:	普通	计划完成日期:	2021-04-16
指派给:	吕国荣	% 完成:	0%
类别:	系统	预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			
描述			
相关的问题:			
关联到 eCPRI - 功能 #505: eCPRI联调测试		已解决	2021-03-24

### 历史记录

#1 - 2021-04-13 17:17 - 吕国荣

- 关联到 功能#505: eCPRI联调测试 已添加

#2 - 2021-04-13 17:18 - 吕国荣

- 状态从 新建 变更为 进行中

#3 - 2021-04-13 17:21 - 吕国荣

- 文件 Rx\_ulprach\_data\_slot[12659]\_Counter[1656].bin 已添加

- 文件 iq\_0413B.txt 已添加

UE侧的统计值      基站侧的统计值  
UE发送的preamble值 frame subframe slot x86检测到的preamble值 基站检测的TA x86的slot

5	612	9	1	4	9	12259		
7	617	9	1	6	9	12359		
7	622	9	1	6	9	12459		
7	627	9	1	6	8	12559		
5	632	9	1	4	6	12659	对应老杨的采数	
5	637	9	1	4	5	12759		
5	642	9	1	4	4	12859		
5	647	9	1	4	3	12959		
5	652	9	1	4	2	13059		
2	657	9	1	1	1	13159		
2	662	9	1	1	0	13259		
2	667	9	1	2	10	13359	这次及时检测正确的 终端收到了消息2	
4	675	9	1	4	9	13519		
2	683	9	1	2	8	13679		
4	691	9	1	4	6	13839		
5	699	9	1	5	5	13999		
6	707	9	1	6	4	14159	708/5/1收到的RAR TA4, 708/9/0发送的MSG3	

#4 - 2021-04-13 17:23 - 吕国荣

- 文件 1.png 已添加

1  
如上图所示, 终端发送的preamble和基站检测到的值不同

#5 - 2021-04-15 09:52 - 杨晋

FPGA发现原有一个bug, front\_haul\_rx中pss\_conv模块输出head中长度填写成4096, 应该填写加cp后的长度, 已经仿真确认, 待上板验证。

#6 - 2021-04-15 20:35 - 吕国荣

- 状态从 进行中 变更为 转测试

#7 - 2021-04-19 10:56 - 高峰

结论：

- 1.pRU 入口对齐问题导致PRACH上行时域未对齐，最终修改解决后的版本提前量值：1600+64-243
- 2.690T fronthaul模块header 长度填写错误，应该改为4096+CP
- 3.PRACH DAGC因子需要重新定标，最终的原因不明，为什么pRU上行功率会发生变化，待进一步解决

#8 - 2021-04-29 20:06 - 吕国荣

- 状态从 转测试 变更为 已解决

## 文件

---

Rx_ulprach_data_slot[12659]_Counter[1656].bin	13.5 KB	2021-04-13	吕国荣
iq_0413B.txt	112 KB	2021-04-13	吕国荣
1.png	27.7 KB	2021-04-13	吕国荣