

Platform - 错误 #52

FPGA可疑bug：跳slot导致rx偏移

2019-11-22 10:25 - 周仁泉

状态:	新建	开始日期:	2019-11-22
优先级:	普通	计划完成日期:	
指派给:		% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			
<b>描述</b>			
x86如果tx跳slot下发一个slot数据后，后面rx收到的数据会有偏移,x86 FR版本测试发现			