

eCPRI - 错误 #522

FR CPRI TDD调试，DU FPGA写入AD5311值CAC0，读回值CA40，二者不一致

2021-04-22 17:14 - 杨 晋

状态:	已解决	开始日期:	2021-04-22
优先级:	普通	计划完成日期:	
指派给:	杨 晋	% 完成:	0%
类别:	FPGA	预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			
描述			
相关的问题:			
关联到 eCPRI - 功能 #505: eCPRI联调测试		已解决	2021-03-24

历史记录

#1 - 2021-04-22 17:57 - 杨 晋

- 状态从新建变更为进行中

看AD5311手册时序图，应该在时钟的下降沿（或高电平中间位置）取数据，但FPGA的iic模块在时钟的低电平中间取输入串行数据，会导致取回数据错误。进行UT仿真也看到有个bit读取不对，待修改。

#2 - 2021-04-22 19:58 - 杨 晋

- 状态从进行中变更为转测试

修改iic模块代码并UT测试，读取数据正确，国荣上板测试读回值和写入一致。

#3 - 2021-04-22 20:24 - 吕 国荣

- 关联到 功能 #505: eCPRI联调测试 已添加

#4 - 2021-04-29 20:07 - 吕 国荣

- 状态从转测试变更为已解决