

# B5G\_UE - 错误 #5358

## 当前上行PUS DMRS port配置打桩写死，而不是从调度信息中获取并配置

2026-06-02 14:53 - 高峰

状态:	进行中	开始日期:	2026-06-02
优先级:	低	计划完成日期:	
指派给:	雪峰 赖	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
描述			

### 历史记录

#1 - 2026-06-02 16:35 - 李常

- 状态从 新建 变更为 进行中

#2 - 2026-06-03 11:35 - 王金伏

- 文件 20260603-112741.jpg 已添加

- 文件 20260603-112222.jpg 已添加

- 文件 20260603-112222.jpg 已添加

- 文件 20260603-112912.jpg 已添加

- 文件 20260603-112934.jpg 已添加

- 文件 20260603-113305.jpg 已添加

【问题描述】当前上行PUS DMRS port配置打桩写死，而不是从调度信息中获取并配置

【问题原因】目前在环境配置为2流2port时，L1C给PUSCH接口portbitmap的值，固定写成了3（0011），解析就是port01。基站侧下发的portbitmap是会变化的，（比如5(0101)对应port02），portbitmap需根据基站下的值动态获取。

问题1：L1C给PUSCH接口portbitmap的值，在2流时写成固定值，应该根据dci\_1动态赋值。

```
1564:
1565:
1566: STORE_EX_B(&puschTxPara->nMcsTable, LOAD_EX_W(&puschInfo->mcsTblEnum));
1567: STORE_EX_B(&puschTxPara->nMCS, LOAD_EX_B(&dci0_1->mcs));
1568: STORE_EX_B(&puschTxPara->nTransPrecode, LOAD_EX_W(&puschInfo->isTPEnbld));
1569: STORE_EX_B(&puschTxPara->nTpPi2BPSK, 0);
1570: STORE_EX_B(&puschTxPara->nTPPuschID, 0);
1571:
1572:
1573: //puschTxPara->nULType = ulSchInfo->suppULflag;
1574: STORE_EX_B(&puschTxPara->nTransmissionScheme, LOAD_EX_W(&puschInfo->txCfgEnum));
1575: STORE_EX_B(&puschTxPara->nNrOfLayers, LOAD_EX_B(&ueCfg->ulNumLyrs));
1576:
1577: numAntPorts = LOAD_EX_B(&puschInfo->numAntennaPort);
1578: portbitmap = LOAD_EX_B(&ulProc_p[bufId][harqId].dmrsPorts.portsBitMap);
1579: LOG_INFO_S("wjf 0602fill in pusch port portbitmap:%d ! \n",portbitmap);
1580: if(numAntPorts == 1)
1581: {
1582: STORE_EX_B(&puschTxPara->nNrOfAntennaPorts, 1);
1583: }
1584: if (numAntPorts==2)
1585: {
1586: STORE_EX_B(&puschTxPara->nNrOfAntennaPorts, 5); /*临时修改，后续待改为从dci_1动态获取，目前基站下发是5，是bitmap形式的值。wjf*/
1587: //LOG_INFO_S("fill in pusch port ! \n");
1588: }
1589:
1590:
```

判断是2port的情况下，把nNrOfAntennaports的值写成固定值了，应该根据基站下发的值动态改变，接口参数应从dci-1获取

问题2：msg5及后续上行，ue\_PuschUeDmrsCalc的传参puschAntPortsMap固定是0，造成其他port02,23的数组无法取到。puschAntPortsMap应该是从dci0\_1解析出的bitmap值。

```

797: } « end if puschType==STE_PUSCH ... »
798: else if( puschType == STE_PUSCH_UL_DATA) // msg5 or ul data pusch
799: {
800:     SteUePuschInfo *puschInfo ;
801:     uint8_t timeDomResAssign;
802:     //uint16_t freqDomResAssign;
803:     uint8_t mcs;
804:     uint8_t mapType;
805:     puschInfo = &ueCfg->ulCfg.initUlBwpDed.puschInfo ;
806:     timeDomResAssign = LOAD_EX_B(&dcio_1->timeDomResAssign);
807:     symb1Alloc = &puschInfo->symb1Alloc[timeDomResAssign]; // k2Index
808:
809:     x0Enum = LOAD_EX_W(&puschInfo->puschServCellCfg.x0Enum);
810:
811:     mcsTblType = LOAD_EX_W(&puschInfo->mcsTblEnum) ;
812:     mapType = LOAD_EX_W(&puschInfo->mapTyp);
813:     mcs = LOAD_EX_B(&dcio_1->mcs);
814:     if( ! LOAD_EX_W(&puschInfo->isTPEnbld) ) /* TP disabled case */
815:     {
816:         mcsTbl = &rgSCHCmnImcsEffTable[mcsTblType][ mcs ] ;
817:     }
818:     else /* TP Enabled case */
819:     {
820:         if(mcsTblType == MCS_TBL_64QAM)
821:         {
822:             mcsTbl = &rgSCHCmnULImcsEffTable64QAM_TP[mcs];
823:         }
824:         else
825:         {
826:             mcsTbl = &rgSCHCmnImcsEffTable[MCS_TBL_256QAM][mcs];
827:         }
828:     }
829:
830:     isUeDmrsCfgrd = LOAD_EX_W(&puschInfo->ulDmrsCfgrd[0].pres) || LOAD_EX_W(&puschInfo->ulDmrsCfgrd[1].pres);
831:     numLayers = LOAD_EX_B(&ueCfg->ulNumLyr);
832:
833:     nREsWoD = ue_PuschUeDmrsCalc(isUeDmrsCfgrd,
834:                                 numLayers,
835:                                 0, /*参考基站配置, 基站代码puschAntPortsMap配置为0*/
836:                                 DCI_FORMAT_0_1, //dcio_1->dcioFormatId
837:                                 puschInfo,
838:                                 symb1Alloc,
839:                                 dmrsPorts);
840:     STORE_EX_B(&ueCfg->puschDmrsPortNum, dmrsPorts->numPorts);
841: }
209:
270: else if(numLayers == 2 )
271: {
272:     /* Select 2 port */
273:     cfgTypTbl = &rgSchCmnULDmrsCfgType1PortsRank2[0];
274:     if( !(puschAntPortsMap & cfgTypTbl[0].portsBitMap) && nCDMGroup == 1 )
275:     {
276:         portMap1 = &cfgTypTbl[0];
277:     }
278:     if( !(puschAntPortsMap & cfgTypTbl[1].portsBitMap) && (nCDMGroup == 2) )
279:     {
280:         portMap1 = &cfgTypTbl[1];
281:     }
282:     else if( !(puschAntPortsMap & cfgTypTbl[2].portsBitMap) && (nCDMGroup == 2) )
283:     {
284:         portMap1 = &cfgTypTbl[2];
285:     }
286:     else if( !(puschAntPortsMap & cfgTypTbl[3].portsBitMap) && (nCDMGroup == 2) )
287:     {
288:         portMap1 = &cfgTypTbl[3];
289:     }
290:
291:     LOG_ERROR_S(" numLayers:%d nCDMGroup:%d portsBitMap:%d numLayers,nCDMGroup, cfgTypTbl[1].portsBitMap, cfgTypTbl[2].po
292: } « end if numLayers==2 »
293: else if(numLayers == 1 )
294:
295:
9:
0:
1: /* Ref 38.212 Table 7.3.1.1.2-9 and 7.3.1.1.2-13 for TP disabled */
2: __attribute__((section(".log"))) SteCmnDmrsAntPortsInfo rgSchCmnULDmrsCfgType1PortsRank2 [RGSCH_PUSCH_DMRS_CFGTYPE1_NUM_RANK2_ENTRIES] = {
3:     {0, 2, 1, 0x3, 1}, {1, 2, 2, 0x3, 1}, {2, 2, 2, 0xC, 1},
4:     {3, 2, 2, 0x5, 1}, {4, 2, 2, 0x3, 2}, {5, 2, 2, 0xC, 2},
5:     {6, 2, 2, 0x0, 2}, {7, 2, 2, 0xC0, 2}, {8, 2, 2, 0x11, 2},
6:     {9, 2, 2, 0x4, 2}
7: };
8:
9:
0: /* Ref 38.212 Table 7.3.1.1.2-10 and 7.3.1.1.2-14 for TP disabled */

```

传参数的值固定是0, 造成2port在判断, 取2port的表格时, 在cdmgroup=2时, 只能取固定数组的值, port02/port23的数组取不到

0, /\*参考基站配置, 基站代码puschAntPortsMap配置为0\*/

问题应该出在这里变量, puschAntPortsMap传的值写死为0, 导致2port的输出是固定的cfg[1]

nCDMGroup值是2

目前只能固定取

应取值是0x5

问题3: dci0\_1解析出的dci0\_1->antPort应该是port表的行索引, 缺少对应的2port的bitmap。可能后续要用到需要加代码。暂时使用行索引也可以, 在L1C中也可以判断出对应port的bitmap。

```

1177:
1178: /*parse Antenna ports */
1179: mapTyp = LOAD_EX_W(&puschInfo->mapTyp);
1180: if(LOAD_EX_W(&puschInfo->ulDmrsCfgrd[mapTyp].pres))
1181: {
1182:     LIC_SETBITRANGE(payload, &bitIdx, LOAD_EX_B(&puschInfo->maxAntPortBitWidthLen) &antPort);
1183:     STORE_EX_B(&dcio_1->antPort, antPort);
1184:     // rgSCHSrcPuschDmrsAntSelect, 通过解析出的dci0_1->antPort通过查表得到 DMRS port等其他信息
1185:     // 如果需要用到上面表中的其他参数, 这个需要添加代码
1186: }
1187:
1188: /*parse SRS Request */
1189: /*sulBit = rgSCHISulConfig( NULL, NULL);
1190: if(sulBit)
1191: {
1192:     srsReqBits = 3;
1193: }
1194: else
1195: {
1196:     srsReqBits = 0;

```

【解决方案】

【问题验证】

#3 - 2026-06-03 11:41 - 雪峰 赖

这块原来STE没有实现，需要根据协议38.212，7.3.1.1.2 根据协议栈下发的Bit长度，进行开发

#4 - 2026-06-03 11:44 - 雪峰 赖

- 文件 Screenshot 2026-06-03 113707.png 已添加

#5 - 2026-06-03 11:45 - 雪峰 赖

- 文件 Screenshot 2026-06-03 114247.png 已添加

#6 - 2026-06-08 18:44 - 李常

- 优先级从一般变更为低

## 文件

---

20260603-112741.jpg	324 KB	2026-06-03	王金伏
20260603-112222.jpg	412 KB	2026-06-03	王金伏
20260603-112222.jpg	412 KB	2026-06-03	王金伏
20260603-112912.jpg	284 KB	2026-06-03	王金伏
20260603-112934.jpg	118 KB	2026-06-03	王金伏
20260603-113305.jpg	198 KB	2026-06-03	王金伏
Screenshot 2026-06-03 113707.png	40.7 KB	2026-06-03	雪峰 赖
Screenshot 2026-06-03 114247.png	152 KB	2026-06-03	雪峰 赖