

3.0基站产品测试 - 功能 #5625

phy侧sfn/slot不连续检测优化

2026-08-05 10:44 - 李 宏文

状态:	新建	开始日期:	2026-08-05
优先级:	一般	计划完成日期:	
指派给:	李 宏文	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	PHY	目标解决问题版本:	Rel_3.2.1
发现问题版本:	Rel_3.2.1		
描述			
当前3.0产品实现中，phy侧Fapi接口任务中，仅针对时隙不连续做了简单检测，对帧号的连续性以及帧号/时隙号的合法性都没有做检查。 此外，如果出现不连续，原来的维测也很不友好，不方便观察。 在2.0单板开发中，发现du收到的slot_ind存在不连续（后来确认不是时隙中断带入的sfn/slot不连续，是因为基带平台串口驱动异常导致）。 du直接与phy接口，有必要提升sfn/slot检测的准确性与观测便利性。			