

上行大带宽 - 错误 #567

Phy挂死

2021-06-17 10:17 - 周磊

状态:	已关闭	开始日期:	2021-06-17
优先级:	普通	计划完成日期:	
指派给:	吕国荣	% 完成:	90%
类别:		预期时间:	0.00 小时
目标版本:	Rel_2.1.6	耗时:	0.00 小时
问题归属:	PHY	CPU类型:	
描述			
简述:Phy挂死 测试环境：246 测试版本：rel2.1.6 测试问题：基站启动，phy挂死			

历史记录

#1 - 2021-06-17 11:30 - 吕国荣

- 状态从新建 变更为 进行中

提取log，发现上行数据有丢失：

[06-17 09:55:48.203][DEBUG][FH-RX]phy_fpga_ul_iq_setup, SlotAdvIdx[4068] OneSymDataSize[13104] FirstHalfSlot[0] SymbMask[0x3f80]
g_Stub_pusch_Data_switch[0]
[06-17 09:55:48.203][DEBUG][FH-RX]phy_fpga_ul_iq_setup, SlotAdvIdx[4069] OneSymDataSize[13104] FirstHalfSlot[1] SymbMask[0x 7f]
g_Stub_pusch_Data_switch[0]
[06-17 09:55:48.203][DEBUG][FH-RX]phy_fpga_ul_iq_setup, SlotAdvIdx[4069] OneSymDataSize[13104] FirstHalfSlot[0] SymbMask[0x3f80]
g_Stub_pusch_Data_switch[0]
[06-17 09:55:48.205][DEBUG][FH-RX]phy_fpga_ul_iq_setup, SlotAdvIdx[4072] OneSymDataSize[13104] FirstHalfSlot[1] SymbMask[0x 7f]
g_Stub_pusch_Data_switch[0]
[06-17 09:55:48.205][DEBUG][FH-RX]phy_fpga_ul_iq_setup, SlotAdvIdx[4072] OneSymDataSize[13104] FirstHalfSlot[0] SymbMask[0x3f80]
g_Stub_pusch_Data_switch[0]
[06-17 09:55:48.205][DEBUG][FH-RX]phy_fpga_ul_iq_setup, SlotAdvIdx[4073] OneSymDataSize[13104] FirstHalfSlot[1] SymbMask[0x 7f]
g_Stub_pusch_Data_switch[0]
[06-17 09:55:48.205][DEBUG][FH-RX]phy_fpga_ul_iq_setup, SlotAdvIdx[4073] OneSymDataSize[13104] FirstHalfSlot[0] SymbMask[0x3f80]
g_Stub_pusch_Data_switch[0]
[06-17 09:55:48.206][DEBUG][FH-RX]phy_fpga_ul_iq_setup, SlotAdvIdx[4074] OneSymDataSize[13104] FirstHalfSlot[1] SymbMask[0x 7f]
g_Stub_pusch_Data_switch[0]
[06-17 09:55:48.206][DEBUG][FH-RX]phy_fpga_ul_iq_setup, SlotAdvIdx[4074] OneSymDataSize[13104] FirstHalfSlot[0] SymbMask[0x3f80]
g_Stub_pusch_Data_switch[0]
[06-17 09:55:48.206][DEBUG][FH-RX]phy_fpga_ul_iq_setup, SlotAdvIdx[4075] OneSymDataSize[13104] FirstHalfSlot[1] SymbMask[0x 7f]
g_Stub_pusch_Data_switch[0]
[06-17 09:55:48.206][DEBUG][FH-RX]phy_fpga_ul_iq_setup, SlotAdvIdx[4075] OneSymDataSize[13104] FirstHalfSlot[0] SymbMask[0x3f80]
g_Stub_pusch_Data_switch[0]
[06-17 09:55:48.207][DEBUG][FH-RX]phy_fpga_ul_iq_setup, SlotAdvIdx[4076] OneSymDataSize[13104] FirstHalfSlot[1] SymbMask[0x 7f]
g_Stub_pusch_Data_switch[0]
[06-17 09:55:48.207][DEBUG][FH-RX]phy_fpga_ul_iq_setup, SlotAdvIdx[4076] OneSymDataSize[13104] FirstHalfSlot[0] SymbMask[0x3f80]
g_Stub_pusch_Data_switch[0]
[06-17 09:55:48.207][DEBUG][FH-RX]phy_fpga_ul_iq_setup, SlotAdvIdx[4077] OneSymDataSize[13104] FirstHalfSlot[1] SymbMask[0x 7f]
g_Stub_pusch_Data_switch[0]
[06-17 09:55:48.207][DEBUG][FH-RX]phy_fpga_ul_iq_setup, SlotAdvIdx[4077] OneSymDataSize[13104] FirstHalfSlot[0] SymbMask[0x3f80]
g_Stub_pusch_Data_switch[0]

slot4077 后上行数据就停止发送了。

由于没有上行数据，导致bbupool的任务触发出现了异常。

#2 - 2021-06-28 11:36 - 吕国荣

- 状态从进行中 变更为 转测试

- % 完成从0 变更为 90

老杨更新FPGA版本后，没有出现这个问题。

#3 - 2021-07-15 15:03 - 吕国荣

- 状态从 转测试 变更为 已关闭