

下行4天线 - 错误 #570

PRU版本修改4天线后 FH获取到的tti 为0

2021-06-22 18:22 - 吕 国荣

状态:	已解决	开始日期:	2021-06-22
优先级:	普通	计划完成日期:	
指派给:	吕 国荣	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:	Rel_2.1.7P	耗时:	0.00 小时
问题归属:	PHY	CPU类型:	
描述			
FH和FEC板卡分开，获取的tti为0 导致驱动线程启动后，进入一个死循环。			

历史记录

#1 - 2021-06-22 18:30 - 吕 国荣

- 状态从 新建 变更为 已解决
- 目标版本 被设置为 Rel_2.1.7P

原因分析：

```
# dev version: 2.0.0T-NR2ECPRI #

regInfo2CardInfo>>>fpgaInfo[0].valid=1,    fpgaInfo[0].cardType=0x1020001    // FEC板卡
regInfo2CardInfo>>>fpgaInfo[1].valid=1,    fpgaInfo[1].cardType=0x1010300    // FH板卡
getCardInfo  cardInfo->dev_desc[0].cardIdx=0
getCardInfo  cardInfo->dev_desc[1].cardIdx=1
==>  init  HW
dev  Num:  2
[dev(0)]  type=0x02  subType=0x0001  clusterNum=1  //dev  0  对应的的--FEC  --》代码中dev0  是FH
[dev(1)]  type=0x01  subType=0x0300  clusterNum=1  // dev  1  对应  FH  --》代码中dev1  是FEC
[cluster(0-0)]  devType=0x02  subType=0x0001  clusterType=0x020000  elementNum=1
[cluster(1-0)]  devType=0x01  subType=0x0300  clusterType=0x010000  elementNum=1
[Element(0-0-0)]  elementType=0x0001
[Element(1-0-0)]  elementType=0x0300
getFhChanRes  portIndex=0  type=0x10300
FhMgr>>>  devType=10300
```

由于插卡卡槽顺序，导致获取到的FEC和FH的dev号和代码中的不一致；
导致获取到fh time寄存器的地址错误；
修改如下：

```
/* BEGIN: Modified by lvguorong, 2021/6/22    问题单号:下行4天线修改 */
//fpga_cfg_set_time_reg(pFHChan, ptr);
uint64_t nAddr = Fh_cfg_get_phy_addr(ptr);
printf("Fh_cfg_get_phy_addr, nAddr:0x%x\n", nAddr);
pFHChan->tti_set_phy_addr(nAddr);
Fh_cfg_set_time_reg(ptr);
/* END:      Modified by lvguorong, 2021/6/22 */
```