上行大带宽 - 错误 #579

2d7u配比下，FPGA译码超时 (MCS19 迭代次数5)

2021-06-28 11:41 - 吕国荣

状态:	已关闭	开始日期:	2021-06-28
优先级:	普通	计划完成日期:	
指派给:	吕国荣	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:	Rel_2.1.6	耗时:	0.00 小时
问题归属:	PHY	CPU类型:	

描述

log中出现了，连续的crc 错误会导致 译码迭代数达到5次，tbsize较大 具体log如下：

```
[06-28 11:07:53.106][INFO ]===== [phy_ul_pusch_decode_callback] CellIdx[0] SflIdx[15177] SlotAdvIdx[15177] iCtx[1]
Decode_Time[917.326]us
[06-28 11:07:53.106][DEBUG]=====PUSCH FEC_DECODE_RX_HEADER===[sfn=758 subfn=8 slotNum=1]=====
[06-28 11:07:53.106][DEBUG] [Word 0] pktType=11 chkCode=fafa
[06-28 11:07:53.106][DEBUG] [Word 1] pktLen=29760
[06-28 11:07:53.106][DEBUG] [Word 2] pktTpTmp=7 pduSize=7440 sectorId=0
[06-28 11:07:53.106][DEBUG] [Word 3] sfn=758 subfn=8 slotNum=1 pduIdx=0
[06-28 11:07:53.106][DEBUG] [Word 4] tbSizeB=29722 lastTb=1 firstTb=0 cbNum=29
[06-28 11:07:53.106][INFO ]UL_DECODE_RESULT, SflIdx[15177], tbszieAlign4Byte[29724], MCS[19], HarqID[6], nDI[1], RVIdx[
0], CRC[0]
```

log中可以看到译码时间为917us

历史记录

#1 - 2021-06-28 12:24 - 高峰

吕国荣 写到：

log中出现了，连续的crc 错误会导致 译码迭代数达到5次，tbsize较大 具体log如下：
[...]

log中可以看到译码时间为917us

高阶大TB时，迭代次数得控制一下，5次肯定会超时

#2 - 2021-07-15 15:06 - 吕国荣

- 状态从 新建 变更为 进行中

调整tbsize 大于32000后，译码迭代次数为4；

#3 - 2021-10-13 15:12 - 吕国荣

- 状态从 进行中 变更为 已解决

降低4次迭代次数对应的tbsize的门限，18000

#4 - 2021-10-13 15:13 - 吕国荣

- 状态从 已解决 变更为 已关闭