

NR - 错误 #58

功能 # 47 (挂起): TESTMAC Radio模式下，下行数据达到900mbps功能开发

需要验证 x86-->FPGA (FH) ... 空口...FPGA(FH RX)后链路是否正确

2020-01-03 18:21 - 吕 国荣

状态:	已解决	开始日期:	2020-01-15
优先级:	普通	计划完成日期:	2020-01-17
指派给:	吕 国荣	% 完成:	100%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			
描述			
1、目前打桩固定数据发送和接收在X86侧已经完成验证，稳定运行2h以上； 2、需要验证 x86-->FPGA (FH) ... 空口...FPGA后的数据是否正确；			
子任务:			
错误 # 62: 【问题单58的遗留问题】FH RX接收数据开始阶段，接收到的数据为0，一段时间后，才能收到数据			已关闭

历史记录

#1 - 2020-01-06 20:49 - 吕 国荣

- 状态 从 新建 变更为 进行中

已经完成设计文档和代码编写；
待测试；

#2 - 2020-01-06 20:49 - 吕 国荣

- % 完成 从 0 变更为 70

#3 - 2020-01-06 20:50 - 吕 国荣

- 文件FH发送和接收流程设计V1.0.docx 已添加

#4 - 2020-01-11 16:13 - 吕 国荣

测试进展：
1、FHTX可以正常发出数据；
2、FH RX可以接收到数据，但是抓到的数据错误；
3、驱动侧增加保存数据log，确认收到的数据不对；

计划：
1、需要合入配置FPGA寄存器的代码，确认配置FHTX-->FHRX内环，再进行验证；
2、如果步骤1验证仍存在问题，需要FPGA同事加入，从FPGA验证；

#5 - 2020-01-15 14:21 - 吕 国荣

- 状态 从 进行中 变更为 已解决

问题已经解决，产生问题的原因：
物理层在init fpga初始化了之后，就会向fpga发送，但是此时没有获取到正确的地址数据地址，导致发送的数据全是0.

#6 - 2020-02-28 16:23 - 吕 国荣

外环测试已经通过，需要连接馈线，两个天线上需要增加35db的衰减。

文件

FH发送和接收流程设计V1.0.docx	299 KB	2020-01-06	吕 国荣
----------------------	--------	------------	------