

NR - 错误 #59

功能 # 47 (挂起): TESTMAC Radio模式下，下行数据达到900mbps功能开发

LDPC的译码64QAM错误

2020-01-03 18:24 - 吕 国荣

状态:	已关闭	开始日期:	2020-01-03
优先级:	高	计划完成日期:	2020-01-14
指派给:	吕 国荣	% 完成:	90%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			
描述			
1、16QAM 仿真和FPGA打桩测试正确，需要在板验证；			
2、64QAM 高码率情况下，存在译码错误的功能问题，待解决；			

历史记录

#1 - 2020-01-11 16:14 - 吕 国荣

- 计划完成日期 从 2020-01-11 变更为 2020-01-14
- 状态 从 新建 变更为 进行中
- 优先级 从 普通 变更为 高

#2 - 2020-01-21 16:20 - 吕 国荣

- 状态 从 进行中 变更为 已解决
- % 完成 从 0 变更为 90

FPGA问题，已经解决

#3 - 2020-02-07 19:32 - 吕 国荣

- 状态 从 已解决 变更为 进行中

修正了饱和移位的函数，64QAM 译码可以通过，但是运行过程的前几次，处理时间太长导致ul 任务超时退出，待分析。

#4 - 2020-02-28 16:25 - 吕 国荣

- 状态 从 进行中 变更为 已解决

MCS27及以下，64QAM 验证已经通过

MCS28 存在问题

#5 - 2020-03-17 16:18 - 高峰

mcs28 250rb可以正确；273rb因为tbsize太大，译码超时了，需要提升译码主频

#6 - 2020-09-08 15:04 - 吕 国荣

- 状态 从 已解决 变更为 已关闭