

600/5800转频终端 & 5.8G PRU - 错误 #599

功能 # 591 (已解决): 转频电路板上板测试

9361无时钟

2021-07-21 09:45 - 匿名用户

状态:	已解决	开始日期:	2021-07-21
优先级:	立刻	计划完成日期:	
指派给:		% 完成:	100%
类别:	FPGA	预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			
描述			

历史记录

#1 - 2021-07-22 20:34 - 匿名用户

- 状态从 新建 变更为 已解决
- % 完成从 0 变更为 100

解决：根据李辰的建议，重启hardware manager，可以识别到时钟。

分析：应当是软件bug，不能及时识别到时钟