

确认转频所需的引脚及函数

2021-07-22 20:37 - 匿名用户

状态:	已解决	开始日期:	2021-07-22
优先级:	普通	计划完成日期:	
指派给:		% 完成:	0%
类别:	FPGA	预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			
描述			
需求：使用ad9361，需要重新确认转频调整等的实现方法			
具体： tx/rx频点设置方法 ad9361工作模式设置 ad9361参数配置 tx衰减设置方法 rx增益配置方法 频偏配置方法			

历史记录

#1 - 2021-07-22 20:45 - 匿名用户

- 状态从新建变更为已解决

功能	函数	其他
tx频点设置	ad9361_set_tx_lo_freq	使用此函数进行覆盖，否则使用初始化值
rx频点设置	ad9361_set_rx_lo_freq	使用此函数进行覆盖，否则使用初始化值
ensm模式	ad9361_set_en_state_machine_mode	
初始化参数	default_init_param	
tx衰减设置	ad9361_set_tx_attenuation	最大衰减值89.75，步进0.25dB，控制字9bit，0~359
rx增益模式设置	ad9361_set_rx_gain_control_mode	
rx增益设置	ad9361_set_rx_rf_gain	
频偏	ad9361_auxdac_setup	设置auxdac，调节频偏