

y220示例工程测试

2021-07-22 20:51 - 匿名用户

状态:	已解决	开始日期:	2021-07-22
优先级:	立刻	计划完成日期:	
指派给:		% 完成:	0%
类别:	FPGA	预期时间:	8.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			

描述
需求：y220的原本工程已经正常运行，需要对转频涉及的引脚及函数进行测试

测试内容
确认rx/tx频点设置有效
确认tx衰减/rx增益配置有效
确认频偏设置可用
确认9361的fdd 独立模式下，tx/rx chain开关有效

历史记录

#1 - 2021-07-27 16:43 - 匿名用户

- 状态从 新建 变更为 已解决

确认rx/tx频点设置有效
确认tx衰减/rx增益配置有效
确认频偏设置可用
确认9361的fdd 独立模式下，tx/rx chain开关有效

见文档《转频fpga设计 2.3》