

600/5800转频终端 & 5.8G PRU - 功能 #607

8路并行，fir动态加载，NcelID选择PSS和SSS序列功能完成

2021-07-26 16:11 - 董小平

状态:	新建	开始日期:	2021-07-26
优先级:	普通	计划完成日期:	2021-07-26
指派给:	董小平	% 完成:	100%
类别:	FPGA	预期时间:	5.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			

描述

完成标题所述的要求，测试仿真通过。
相关系数最大是259.一个时隙的符号有效位置是1224。

> max_value[31:0]

0

> max_index[16:0]

825

0	20	259
1096	1224	

历史记录

#1 - 2021-10-29 17:34 - 匿名用户

暂不实现，挂起

文件

相关值.PNG	4.38 KB	2021-07-26	董小平
---------	---------	------------	-----