

FPGA新板卡验证 - 错误 #609

更换新版的FPGA，随机接入preamble ID 解析错误

2021-07-26 17:29 - 吕国荣

状态:	已解决	开始日期:	2021-07-26
优先级:	普通	计划完成日期:	2021-07-31
指派给:	吕国荣	% 完成:	50%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:		CPU类型:	
描述			

历史记录

#1 - 2021-07-26 17:31 - 吕国荣

- 文件 1.png 已添加
- 状态从新建 变更为 进行中

UE										基站检测到的Preamble		
preambleID	slot		MSG2	slot	TA	RB/TBsize	MSG3	slot	RA_SUCCESS	slot	Preamble	TA
5	464/9/1	9299	✓	465/5/0	1	4/640	发送	465/9/0	✓	9299	5	1
1	598/9/1	11979	✗							11979	5	4
5	603/9/1	12079	✗							12079	9	4
5	608/9/1	12179	✗							12179	0	16
5	613/9/1	12279	✗							12279	0	17
2	618/9/1	12379	✗							12379	8	10
2	623/9/1		✗									
2	628/9/1		✗									

#2 - 2021-08-03 16:41 - 吕国荣

- 文件 1.png 已添加

- 1、老杨调整fpga和ru之间的时钟同步，解决了preamble Id 解析错误的问题。
- 2、接入后发现下行速率误码率50%，经过分析测试，调整下行的scale 为 0x137 后，下行64qam mcs28 误码率为0%。
- 3、更换修改了cu加密模块的版本，cu不限速，测试结果如下：

	550m	533	531	523	522	0%-1%	28	-72.69	29	30	调度次数1491 RB266，没调满
	550m	526			515	1-5%	256QAM/24	-65.88(调整衰减器)	30	30	速率很不稳定，调度次数低于1000，rb数265，误码变化很大，大量的api丢失
DLscale=0x137	700m	726	717	713	300-525	<8%	DL2Ant/256QAM/25	-71.69	33	35	更换CU，满调度，API丢失严重
DLscale=0x137 270.68Rb/1600次	750m	720-750	720-730	700-730	300-500	<8%	DL2Ant/256QAM/26	-71.69	33	34	更换CU，满调度，API丢失严重
DLscale=0x137 270.68Rb/1581次	780m	750-784	750-770	700-740	300-442	<10%	DL2Ant/256QAM/27	-71.69	33	34	更换CU，满调度，API丢失严重

#3 - 2021-08-03 16:42 - 吕国荣

- 文件 已删除 (1.png)

#4 - 2021-08-03 16:42 - 吕国荣

- 文件 2.png 已添加

#5 - 2021-08-03 16:43 - 吕国荣

- % 完成从 0 变更为 50

#6 - 2021-08-05 09:51 - 吕国荣

- 项目从上行大带宽 变更为 FPGA新板卡验证
- 目标版本 已删除 (Rel_2.1.7P)

- 问题归属 已删除 (系统)

#7 - 2021-08-05 09:53 - 吕国荣

- 状态从 进行中 变更为 已解决

文件

1.png	15 KB	2021-07-26	吕国荣
2.png	27.7 KB	2021-08-03	吕国荣