

600/5800转频终端 & 5.8G PRU - 错误 #612

功能 # 591 (已解决): 转频电路板上板测试

时序违例多

2021-07-30 18:03 - 匿名用户

状态:	已解决	开始日期:	2021-07-30
优先级:	普通	计划完成日期:	
指派给:		% 完成:	100%
类别:	FPGA	预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			
描述			
除法器的输出时延设置太小，占用大量资源 7010资源不足			
解决： 将除法器资源放开			

历史记录

#1 - 2021-07-30 18:04 - 匿名用户

- 类别 被设置为FPGA
- 状态 从 新建 变更为 已解决
- 指派给 被设置为 匿名用户
- 父任务 被设置为 #591

时序违例消失

#2 - 2021-07-31 14:45 - 匿名用户

- % 完成 从 0 变更为 100