

600/5800转频终端 & 5.8G PRU - 功能 #613

功能 # 591 (已解决): 转频电路板上板测试

基础打桩测试

2021-07-31 14:44 - 匿名用户

状态:	已解决	开始日期:	2021-07-31
优先级:	普通	计划完成日期:	
指派给:		% 完成:	100%
类别:	FPGA	预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			
描述			
根据规划，使用coe加载数据打桩文件，观察sync_alg模块输出同仿真内容的异同			

历史记录

#1 - 2021-08-05 18:25 - 匿名用户

- 状态 从 新建 变更为 已解决
- % 完成 从 0 变更为 100

验证以下参数输出符合预期

- sync_alg频偏输出
- sync_alg时偏输出
- proc_ctrl频偏输出
- proc_ctrl时偏输出
- pl-ps中断频偏调整