

FPGA新板卡验证 - 错误 #614

上电启动，FPGA无法识别，需要reboot后，才能识别

2021-08-05 09:52 - 吕 国荣

状态:	已解决	开始日期:	2021-08-05
优先级:	普通	计划完成日期:	
指派给:	杨 晋	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	FPGA	CPU类型:	
描述			

历史记录

#1 - 2021-08-11 15:53 - 杨 晋

- 问题归属FPGA 已添加

增加这几条约束：

```
set_property BITSTREAM.CONFIG.SPI_32BIT_ADDR YES [current_design]
set_property BITSTREAM.CONFIG.SPI_FALL_EDGE YES [current_design]
set_property BITSTREAM.GENERAL.COMPRESS TRUE [current_design]
set_property BITSTREAM.CONFIG.SPI_BUSWIDTH 4 [current_design]
set_property BITSTREAM.CONFIG.CONFIGRATE 85.0 [current_design]
```

并且拔掉usb下载线后，上电fpga板卡可以识别。
(曾偶现一次上电后第一次解prach ta过大，reboot后正常，这应该是其他问题，与板卡识别无关)

#2 - 2021-08-12 10:59 - 杨 晋

- 状态从新建变更为转测试

#3 - 2021-08-18 10:05 - 杨 晋

- 状态从转测试变更为已解决

后续测试未出现这个问题