

FPGA新板卡验证 - 错误 #615

CM通道配置异常，驱动配置流程卡住

2021-08-05 09:54 - 吕 国荣

状态:	已解决	开始日期:	2021-08-05
优先级:	普通	计划完成日期:	
指派给:	杨 晋	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	FPGA	CPU类型:	
描述			
相关的问题:			
关联到 PRU - 功能 #637: cm上电配置不生效			已解决 2021-09-02

历史记录

#1 - 2021-08-05 14:34 - 杨 晋

- 问题归属FPGA 已添加

发现FPGA合入代码时有处位宽不对，修改后还不行。原因应该是寄存器读写的包小于15P芯片10/25G以太IP支持的最小包，需修改DU、RU相关代码。

#2 - 2021-08-10 20:22 - 杨 晋

修改读写reg的cpri包为64byte后，通过MT可以读写ru寄存器；但du启动仍然卡在读ru状态那里，此时fpga未触发到dma下发读命令，在这种情况下，du发起MT命令，读ru版本是可以读到，此时fpag也触发到dma命令。接下来待分析具体哪条指令未通过。

#3 - 2021-09-02 09:45 - 杨 晋

驱动发现对一个标志状态判断错误，修改后可以通过。但配置时隙配比未生效，需继续分析。

#4 - 2021-09-15 18:17 - 杨 晋

- 关联到 功能 #637: cm上电配置不生效 已添加

#5 - 2021-11-08 18:02 - 吕 国荣

- 状态从 新建 变更为 已解决