

600/5800转频终端 & 5.8G PRU - 错误 #617

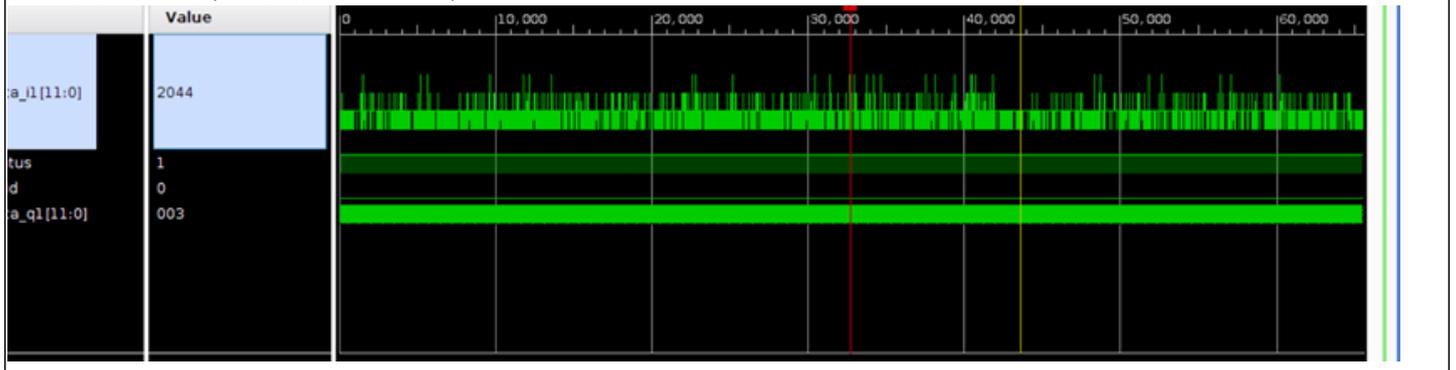
y220接收底噪问题

2021-08-05 20:17 - 匿名用户

状态:	已解决	开始日期:	2021-08-05
优先级:	立刻	计划完成日期:	
指派给:		% 完成:	100%
类别:	FPGA	预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			

描述

接收通道12bit位宽，出现最高2044的底噪；



历史记录

#1 - 2021-08-06 11:38 - 匿名用户

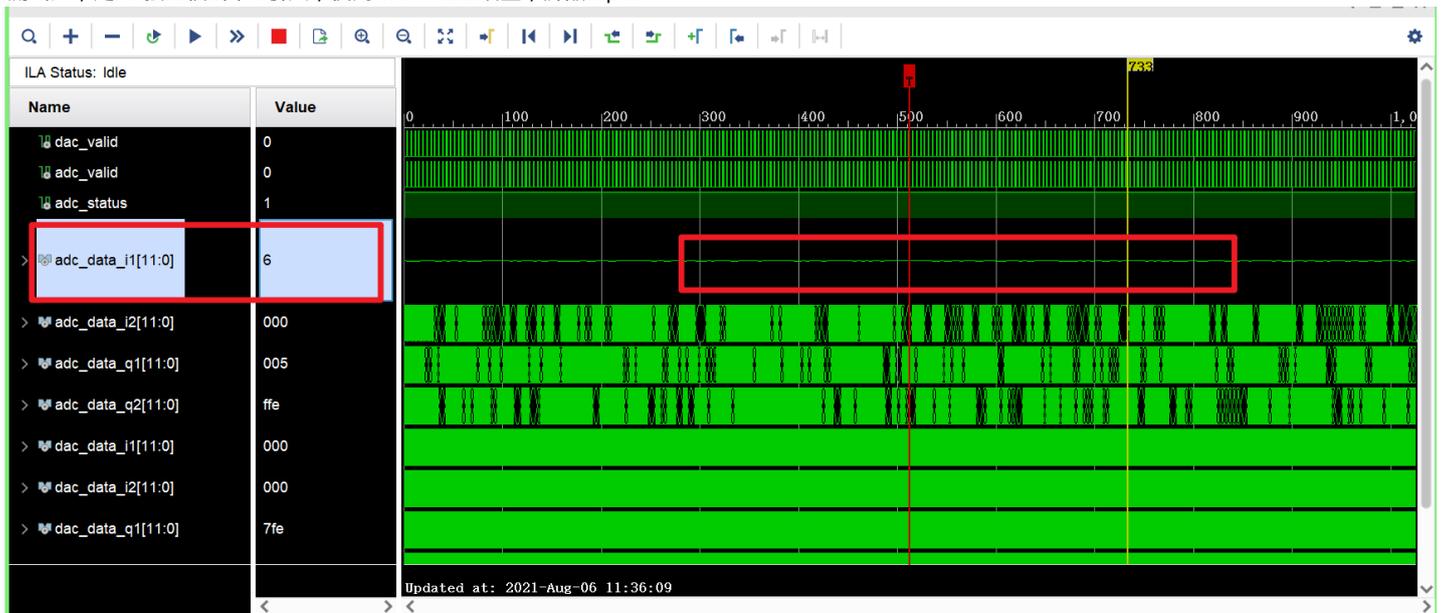
- 文件 Snipaste_2021-08-06_11-36-46底噪改善.png 已添加

- 状态从新建 变更为 已解决

- % 完成从0 变更为100

分析：

测试知，是fdd独立模式下tx引入，使用enable/txnrx设置，屏蔽tx path



文件

底噪.png	32.7 KB	2021-08-05	匿名用户
Snipaste_2021-08-06_11-36-46底噪改善.png	45.8 KB	2021-08-06	匿名用户