600/5800转频终端 & 5.8G PRU - 错误 #618

功能 # 591 (已解决): 转频电路上板测试

rx采数范围内无数据

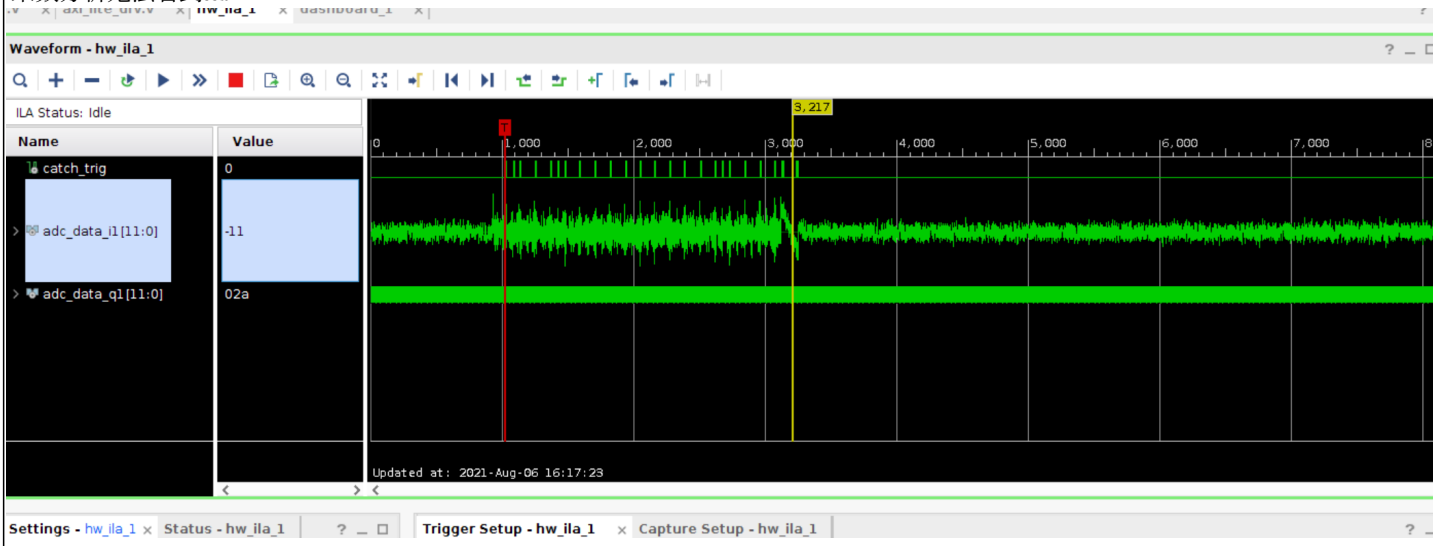
2021-08-06 17:27 - 匿名用户

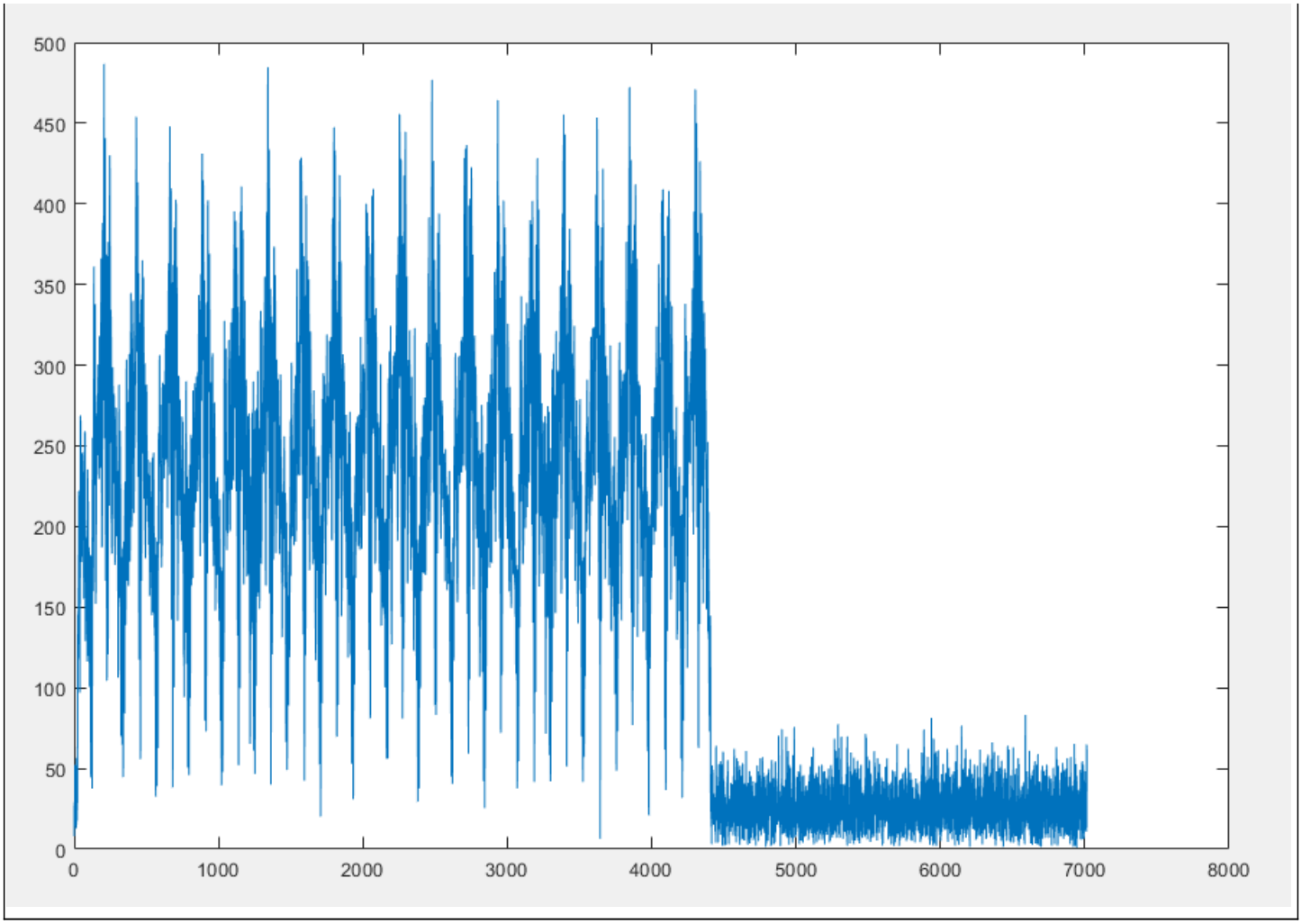
状态:	已解决	**开始日期:**	2021-08-06
优先级:	普通	**计划完成日期:**	
指派给:		**% 完成:**	100%
类别:	FPGA	**预期时间:**	0.00 小时
目标版本:		**耗时:**	0.00 小时
问题归属:			

描述

设置带宽50m，采样率61.44m，关闭tx通道，中心频点设置3.638820G

采数分析无法看到ssb





历史记录

#1 - 2021-08-06 17:28 - 匿名用户

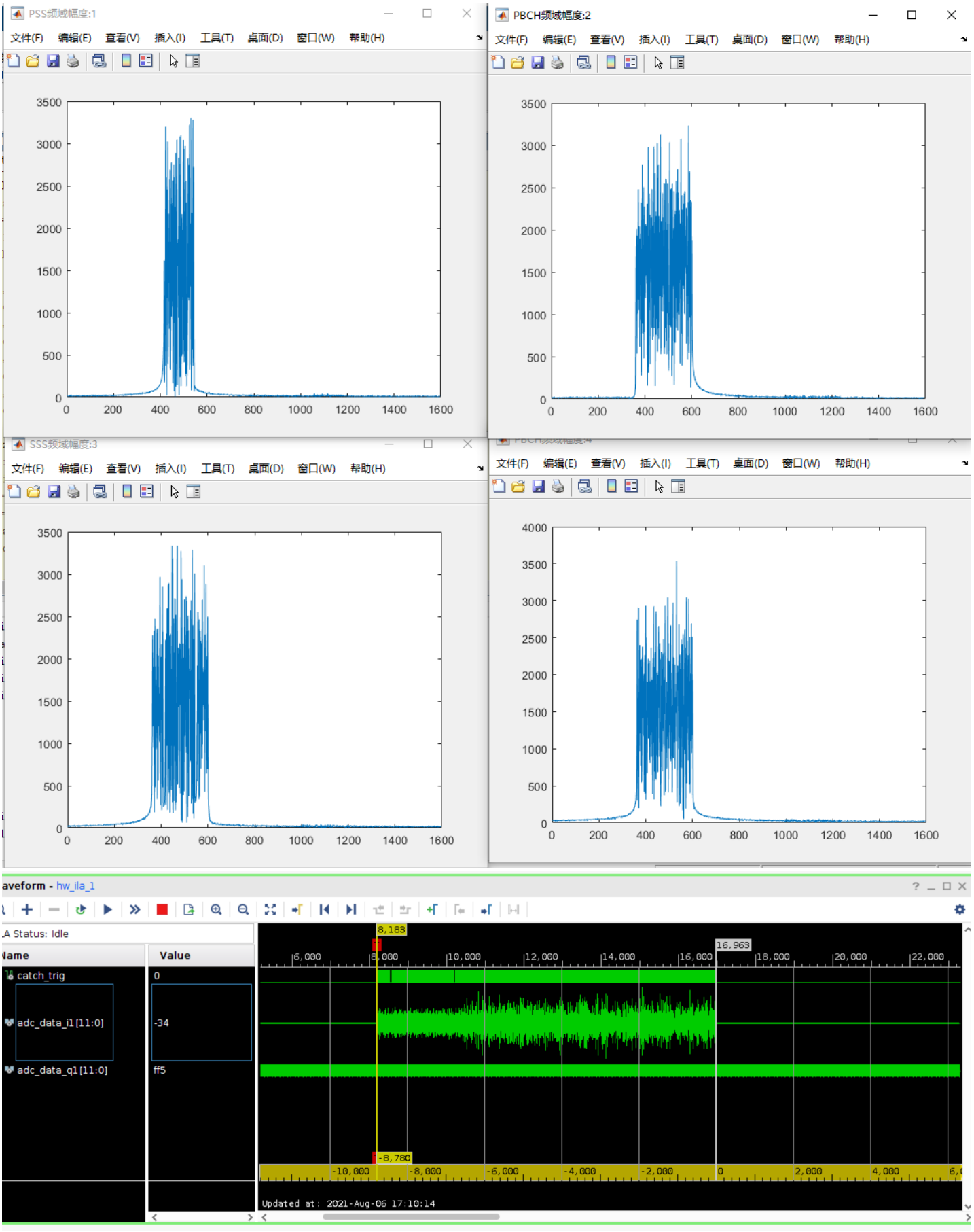
- 文件 Lark20210806-172801采到.png 已添加

- 文件 Lark20210806-172814采到.png 已添加

- 状态 从 新建 变更为 已解决

- % 完成 从 0 变更为 100

使用小平产生的50m带宽数据打桩，发现频点设置错误。
纠正后可以采到ssb数据



#2 - 2021-08-06 17:28 - 匿名用户

- 父任务 被设置为 #591

文件

Lark20210806-172529无数据.png	136 KB	2021-08-06	匿名用户
Lark20210806-172542无数据.png	30.7 KB	2021-08-06	匿名用户
Lark20210806-172801采到.png	71.2 KB	2021-08-06	匿名用户
Lark20210806-172814采到.png	105 KB	2021-08-06	匿名用户