

NR - 错误 #62

功能 # 47 (挂起): TESTMAC Radio模式下，下行数据达到900mbps功能开发

错误 # 58 (已解决): 需要验证 x86-->FPGA (FH) ... 空口...FPGA(FH RX)后链路是否正确

【问题单58的遗留问题】FH RX接收数据开始阶段，接收到的数据为0，一段时间后，才能收到数据

2020-01-15 14:34 - 吕 国荣

状态:	已关闭	开始日期:	2020-01-15
优先级:	高	计划完成日期:	2020-01-17
指派给:	吕 国荣	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			
描述			
1、在下行数据发出来后，FH RX仍然没有收到数据，；			

历史记录

#1 - 2020-01-15 14:34 - 吕 国荣

- 主题 从 **【问题单47的遗留问题】FH RX接收数据开始阶段，接收到的数据为0，一段时间后，才能收到数据** 变更为 **【问题单58的遗留问题】FH RX接收数据开始阶段，接收到的数据为0，一段时间后，才能收到数据**

- 状态 从 新建 变更为 进行中

#2 - 2021-06-15 14:10 - 吕 国荣

- 状态 从 进行中 变更为 已关闭